Endereços de Escrita

|  |  |
| --- | --- |
| Endereço | Função |
| Base + 0x0000 | CFG\_L |
| Base + 0x0001 | CFG\_H |
| Base + 0x0002 | Delay\_L |
| Base + 0x0003 | Delay\_H |
| Base + 0x0004 | Size\_L |
| Base + 0x0005 | Size\_H |
| Base + 0x0006 | Dead Time\_L |
| Base + 0x0007 | Dead Time\_H |
| Base + 0x0008 | Tempo de Atuação Pico1\_L |
| Base + 0x0009 | Tempo de Atuação Pico1\_H |
| Base + 0x000A | Resolução de contagem do Encoder |
| Base + 0x000E | Clear nos Flip Flops internos |
| Base + 0x000F | Trigger interno |

Configuração de CFG\_L

|  |  |
| --- | --- |
| CFG(0) | Liga CLK interno do sistema e do AD |
| CFG(1) | Zera contador do encoder |
| CFG(2) | Sel 0 (MUX A)  |
| CFG(3) | Sel 1 (MUX A) |
| CFG(4) | Sel 2 (MUX B) \* Só MUX A funcionando |
| CFG(5) | Sel 3 (MUX B) \* Só MUX A funcionando |
| CFG(6) | Habilita IRQ |
| CFG(7) | Zera contador de aquisições |

Configuração de CFG\_H

|  |  |
| --- | --- |
| CFG(8) | Seleciona sinal original (0) ou filtrado (1) |
| CFG(9) | Não usado |
| CFG(10) | Seleçao de trigger 0 |
| CFG(11) | Seleçao de trigger 1 |
| CFG(12) | Não usado |
| CFG(13) | Não usado |
| CFG(14) | Não usado |
| CFG(15) | Não usado |

Endereços de Leitura

|  |  |
| --- | --- |
| Endereço | Função |
| Base + 0x0000 – 0x03FF | Sinal\_L max. de 1023 amostras por aquisição |
| Base + 0x0400 – 0x07FF | Sinal\_H max. de 1023 amostras por aquisição |
| Base + 0x0800 | Pico 1\_L |
| Base + 0x0801 | Pico 1\_H |
| Base + 0x0802 | Endereço Pico 1\_L |
| Base + 0x0803 | Endereço Pico 1\_H |
| Base + 0x0804 | Pico 2\_L |
| Base + 0x0805 | Pico 2\_H |
| Base + 0x0806 | Endereço Pico 2\_L |
| Base + 0x0807 | Endereço Pico 2\_H |
| Base + 0x0808 | Encoder\_L |
| Base + 0x0809 | Encoder\_H |
| Base + 0x080A | Status do processo |
| Base + 0x080B | Endereço atual de aquisição\_L |
| Base + 0x080C | Endereço atual de aquisição\_H |

Descrição de STATUS

|  |  |
| --- | --- |
| STATUS(0) | IRQI |
| STATUS(1) | SMPLG |
| STATUS(2) | Não usado |
| STATUS(3) | TRIGGED |
| STATUS(4) | Não usado |
| STATUS(5) | SW(0) |
| STATUS(6) | SW(1) |
| STATUS(7) | SW(2) |