Circuitos Disjuntos

em Grafos

José Augusto Ramos Soares

Dissertação apresentada

ao

Instituto de Matemática e Estatística

da

Universidade de São Paulo

para obtenção do grau de

Mestre em Matemática Aplicada

Área de concentração: Ciência da Computação
Orientador: Paulo Feofiloff

- São Paulo, novembro de 1987 -

Resumo

Este trabalho é motivado pelo seguinte problema: construir um algoritmo eficiente que ao receber um grafo G e um número natural k devolva uma coleção de k circuitos dois a dois disjuntos nos vértices ou alguma evidência de que não existe uma tal coleção.

O problema de decidir se um grafo tem k circuitos disjuntos é NP-Completo, a exemplo do que ocorre com os problemas análogos para circuitos orientados.

Apresentamos algumas condições suficientes e outras necessárias para que um grafo tenha k circuitos disjuntos. Demonstramos em seguida que para k \geq 4 , todo grafo simples com número de vértices \geq 4k e grau mínimo \geq 2k - 1 tem k circuitos disjuntos nos vértices, a menos que tenha uma 2-transversal de tamanho < k . (Esta é uma extensão do teorema de Corrádi e Hajnal [CH63] que resolve o problema quando o grau mínimo do grafo é \geq 2k .) A demonstração do teorema induz um algoritmo, cujo tempo de execução é $O(n^3 \cdot m)$, onde n é o número de vértices e m o número de arestas do grafo.

Abstract

This thesis is motivated by the problem of devising an efficient algorithm which, given a graph G and a number k, would produce k pairwise vertex-disjoint circuits in G or some evidence that such a collection does not exist.

The problem of deciding if a graph has k disjoint circuits is NP-Complete, just as the analogous problems for directed graphs.

We discuss some sufficient conditions, as well as some necessary conditions, for the existence of k disjoint circuits in a graph. We then show that for $k \geq 4$ every simple graph with $\geq 4k$ vertices and minimum degree $\geq 2k-1$ has k vertex-disjoint circuits or a 2-transversal of size < k. (This is an extension of a theorem by Corrádi and Hajnal [CH63] that considered graphs with minimum degree $\geq 2k$.) The proof of our theorem induces an algorithm whose running time is $O(n^3 \cdot m)$, where n is the number of vertices and m the number of edges of the graph.

Índice

Capitulo 1 - O problema	1
Duas tentativas inocentes de solução do PCDV Algumas condições suficientes para a existência de k circuitos Condições necessárias para a existência de k circuitos:	3 4
o conceito de transversal	7 9 10
Capitulo 2 - O teorema de Corrádi e Hajnal	12
O teorema	13 22
Capitulo 3 - Uma extensão do teorema de Corrádi e Hajnal	25
O teorema	26 31
Apêndice	33
Diblio ma Oio	

Este trabalho foi parcialmente suportado pela CAPES.

Capitulo 1

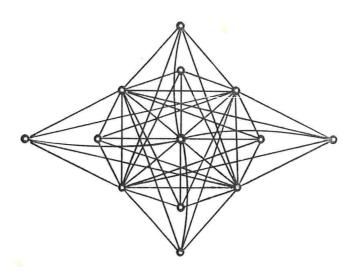
O problema

A motivação central desta dissertação é o seguinte:

Problema dos Circuitos Disjuntos nos Vértices (PCDV): Dado um número inteiro k e um grafo G, encontrar k circuitos disjuntos nos vértices em G ou alguma evidência de que não existem os k circuitos.

Mais especificamente, o que se deseja é um algoritmo eficiente que resolva o PCDV para todo k e todo G.

Exemplo: Será que no grafo abaixo existem três circuitos disjuntos nos vértices? Uma verificação cuidadosa nos mostra que a resposta é negativa.



Vamos descrever aqui os conceitos usados no enunciado do PCDV. Um grafo consiste de um conjunto finito de <u>vértices</u> e outro conjunto de <u>arestas</u>, cada aresta sendo associada a um par não ordenado de vértices. O conjunto de vértices e arestas de um grafo G serão denotados por VG e AG, respectivamente.

Um circuio é um passeio que não tem vértices repetidos, exceto o primeiro e o último, que coincidem. Um passeio em um grafo G é uma seqüência alternada de vértices e arestas, $(v_0, a_1, v_1, \dots, a_n, v_n)$, tal que $a_i = v_{i-1}v_i$ para todo i entre 1 e n . Se P é um passeio, VP e AP denotarão, respectivamente, o conjunto de vérti-

ces e arestas de P. O comprimento de um circuito C é a cardinalidade de VC. A cintura de um grafo G, γ G, é o comprimento do menor circuito de G. Se G não tem circuitos, então γ G = $+\infty$. Dois circuitos C e D são disjuntos nos vértices se VC \cap VD = \emptyset . Diremos que k circuitos são disjuntos se forem dois a dois disjuntos nos vértices.

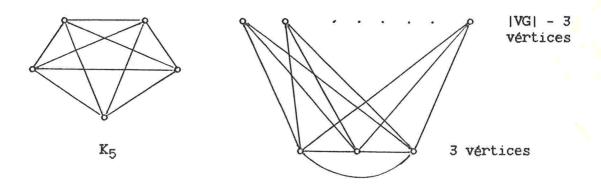
O grau de um vértice v em um grafo G, $g_G(v)$, é o número de arestas de G incidentes em v.O grau minimo de um grafo G, δG , é o número min $\{g_G(v): v \in VG\}$.

Podemos adiantar que a solução geral do PCDV é apenas uma meta desejável que, como veremos, dificilmente será alcançada. Este trabalho resolve o PCDV quando k \geq 4, |VG| \geq 4k, γG \geq 3 e δG \geq 2k - 1. Esse é o resultado principal desta dissertação, a ser apresentado no capítulo 3.

Uma variante do PCDV é a seguinte: dado um grafo G, determinar uma coleção máxima de circuitos disjuntos de G. Essa formulação não altera em muito a dificuldade do problema. Se tivermos um algoritmo que resolva eficientemente o PCDV, basta aplicar o algoritmo aos casos k = 1, k = 2, etc. Em no máximo |VG| + 1 passos obteríamos uma resposta negativa. A última resposta positiva corresponde então a uma coleção máxima de circuitos disjuntos. Reciprocamente, se soubermos encontrar uma coleção máxima de circuitos disjuntos, ficaremos sabendo qual a resposta do PCDV para qualquer valor de k.

O PCDV tem solução fácil no caso k=1: o problema se resume em verificar se um grafo tem ou não circuitos. Para k=2 o PCDV já é um pouco mais complicado, tendo sido resolvido em 1965 por Lovász [Lo65]. Para apresentar esse resultado é necessário definir o que é uma roda. Uma roda é um grafo R que tem um vértice v tal que $R-\{v\}$ consiste de um circuito e cada vértice de $R-\{v\}$ é adjacente a v. Numa versão simplificada o resultado é o seguinte:

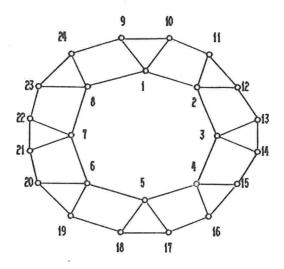
Todo grafo G com $\gamma G \geq 3$ e $\delta G \geq 3$ tem dois circuitos disjuntos nos vértices, exceto se G é uma roda ou é subgrafo de um dos grafos abaixo.



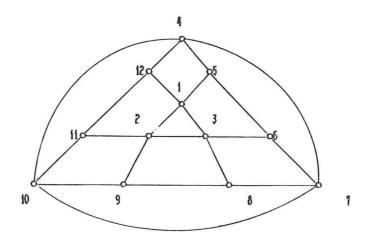
Para o caso $\,k=3\,$ ainda não se conhece algoritmo eficiente que resolva o problema e tampouco se conhece uma caracterização dos grafos que não têm 3 circuitos disjuntos.

de solução do PCDV

Para resolver o PCDV sobre um dado grafo G, poderiamos tentar construir uma coleção de circuitos aleatoriamente, escolhendo um circuito, depois outro disjunto do primeiro, etc. Este algoritmo guloso pode, entretanto, produzir uma coleção arbitrariamente menor do que a máxima. Por exemplo, se o primeiro circuito escolhido no grafo abaixo for aquele definido pela seqüência (1, 2, ..., 7, 8), seremos forçados a escolher em seguida o circuito definido por (9, 10, ..., 24). Não há outro circuito disjunto destes dois. No entanto, o grafo tem 8 circuitos disjuntos.



Numa segunda tentativa de solução do PCDV pode parecer interessante escolher o menor circuito disponível a cada passo. O exemplo abaixo mostra que também esta estratégia não resolve o problema. O primeiro circuito a ser escolhido pode ser (1, 2, 3); o segundo (4, 7, 10). Obtemos dois circuitos. No entanto existem três circuitos disjuntos.



Embora não resolvendo o PCDV, o método exposto acima pode ser útil para deduzir condições suficientes para um grafo ter k circuitos disjuntos: é o que veremos na próxima seção, em parte do capítulo 2 e na proposição A.1 do apêndice.

Algumas condições suficientes para a existência de k circuitos

Vamos examinar algumas condições suficientes para a existência de K circuitos disjuntos em um grafo. As proposições abaixo, inspiradas no trabalho de Erdös e Pósa [EP62], dão uma seqüência de condições sobre a cintura e o número de arestas do grafo; à medida que a restrição sobre a cintura é relaxada, as condições sobre o número de arestas se tornam mais restritivas. No início do capítulo 2 veremos algumas condições análogas sobre o par de parâmetros γ , δ . A prova das validades das condições é interessante pois antecipa algumas das construções e raciocínios a serem usados nos capítulos 2 e 3.

Precisaremos de algumas convenções de notação. Dado um grafo G e subconjuntos X e Y de VG, A(X,Y) é o conjunto das arestas de G com uma ponta em X e outra em Y. Dados G e X, G-X é o subgrafo gerado pelos vértices de VG-X.

<u>Proposição 1.1</u>: Para qualquer inteiro $k \ge 1$, todo grafo G tal que $\gamma G \ge 5$, $|VG| \ge 1$ e $|AG| \ge |K|VG|$ tem K circuitos disjuntos.

<u>Prova</u> (por indução em k): Para k=1 a proposição é facilmente verificavel: como se sabe, se $|AG| \ge |VG|$, então G tem circuitos. Vamos então verificar a proposição para um $k \ge 2$.

Seja C um circuito de comprimento mínimo de G. Seja G' = G - VC. Como $|VC| \ge 5$, para todo v em VG - VC vale $|A(v , VC)| \le 1$, pois em caso contrário VC U $\{v\}$ inclui o conjunto de vértices de um circuito de comprimento menor do que o de C. Temos então

e portanto, pela hipótese de indução, G' tem k-1 circuitos disjuntos. Acrescentando-se C a esses circuitos obtem-se k circuitos disjuntos em G.

<u>Proposição 1.2</u>: Para qualquer inteiro $K \ge 1$, todo grafo G tal que $\gamma G \ge 5$, $|VG| \ge 5K$ e $|AG| \ge K \cdot |VG| - 5K \cdot (K-1)/2$ tem K circuitos disjuntos.

<u>Prova</u>: Seja $G_1 = G$. Para i = 2, 3, ..., r, r+1, seja C_{i-1} um circuito de comprimento minimo em G_{i-1} e seja G_i o grafo $G_{i-1} - C_{i-1}$. Repita a operação enquanto G_i tiver circuitos. Obtem-se dessa forma r circuitos disjuntos em G. Queremos mostrar que $r \geq k$.

Da mesma forma que na proposição anterior vale que $|AG_{i+1}| \ge |AG_i| - |VG_i|$ e portanto

 $|AG_i| \le |VG_i| + |AG_{i+1}|$, $1 \le i \le r$.

Como Grin não tem circuitos |AGril < |VGril . Então

 $|AG_1| \le |VG_1| + |AG_2| \le |VG_1| + |VG_2| + |AG_3| \le ...$

 $\leq |VG_1| + |VG_2| + |VG_3| + ... + |VG_n| + |AG_{n+1}|$

 $< |VG_1| + |VG_2| + |VG_3| + ... + |VG_r| + |VG_{r+1}|$.

Como $\gamma G_i \geq 5$, temos $|VG_{i+1}| \leq |VG_i| - 5$ para $1 \leq i \leq r$. Resulta que

 $|AG_1| < |VG_1| + (|VG_1|-5) + (|VG_1|-10) + ... + (|VG_1|-5r)$

 $\leq (r+1) \cdot |VG_1| - 5r \cdot (r+1)/2$.

Como $|AG_1| \ge k \cdot |VG_1| - 5k \cdot (k-1)/2$, temos $k \cdot |VG_1| - 5k \cdot (k-1)/2$ < $(r+1) \cdot |VG_1| - 5r \cdot (r+1)/2$, donde

 $5(k+r)\cdot(r-k+1)/2 < (r-k+1)\cdot|VG_1|$.

Concluimos que $r - k + i \neq 0$. Se r - k + i < 0, temos

 $5(k+r)/2 > |VG_1| = |VG| \ge 5k$,

e portanto r > k, o que é inconsistente pois se r > k então r - k + 1 > 0. Portanto temos r - k + 1 > 0, ou seja, $r \ge k$, como queríamos demonstrar.

<u>Proposição 1.3</u> [EP62]: Para qualquer inteiro $k \ge 1$, todo grafo G tal que $\gamma G \ge 4$, $|VG| \ge 4k$ e $|AG| \ge (2k-1)\cdot|VG| - 4k\cdot(k-1)$ tem k circuitos disjuntos.

Prova (por indução em k): Para k=1 a proposição é facilmente verificavel. Vamos então verificar a proposição para um $k \ge 2$. Suponha que $\gamma G > 4$. Como $|VG| \ge 4k$, temos

 $|AG| \ge (2k-1)\cdot |VG| - 4k\cdot (k-1) \ge k\cdot |VG|$

e a proposição 1.1 garante a existência de $\mbox{ k }$ circuitos disjuntos em \mbox{G} .

Supondo agora que $\gamma G = 4$, seja C um circuito de G. de comprimento 4. Seja G' = G - VC. Note que como C é mínimo e |VC| = 4, para todo v em VG - VC vale $|A(v , VC)| \le 2$, pois em caso contrário VC U $\{v\}$ inclui o conjunto de vértices de um circuito de comprimento menor do que o de C. Como |AG'| = |AG| - |A(VC , VG-VC)| - |AC|, temos

$$|AG'| \ge |AG| - 2|VG-VC| - |VC| = |AG| - 2|VG| + 4$$

$$\ge (2k-1) \cdot |VG| - 4k \cdot (k-1) - 2|VG| + 4$$

$$\ge (2(k-1)-1) \cdot (|VG'|+4) - 4k \cdot (k-1) + 4$$

$$\ge (2(k-1)-1) \cdot |VG'| - 4(k-1) \cdot (k-2)$$

e portanto, pela hipótese de indução, G' tem k-1 circuitos disjuntos. Acrescentando-se C a esses circuitos obtem-se k circuitos disjuntos em G.

<u>Proposição 1.4</u>: Para qualquer inteiro $k \ge 1$, todo grafo G tal que $\gamma G \ge 3$, $|VG| \ge 4k$ e $|AG| \ge (3k-2)\cdot|VG| - 9k\cdot(k-1)/2$ tem k circuitos disjuntos.

<u>Prova</u> (por indução em k): Para k=1 a proposição é facilmente verificavel. Vamos então verificar a proposição para um $k \ge 2$. Suponha que $\gamma G > 3$. Como $|VG| \ge 4k$ temos

$$|AG| \ge (3k-2) \cdot |VG| - 9k \cdot (k-1)/2$$

 $\ge (2k-1) \cdot |VG| - 4k \cdot (k-1)$,

e a proposição 1.3 garante a existência de k circuitos disjuntos em G .

Supondo agora que $\gamma G=3$, seja C um circuito de G de comprimento 3. Seja G'=G-VC. Para todo v em VG-VC vale $|A(v),VC| \le 3$, pois |VC|=3. Temos então

e portanto, pela hipótese de indução G' tem k-1 circuitos disjuntos. Acrescentando-se C a esses circuitos obtem-se k circuitos disjuntos em G.

Os resultados obtidos acima possivelmente não são os melhores possíveis, com exceção da proposição 1.3: um grafo bipartido completo com 2k - 1 vértices de um "lado" tem (2k-1)-|VG| - 4k-(k-1) - 1 arestas e não tem k circuitos disjuntos.

Erdős e Pósa [EP62], numa versão análoga à proposição 1.4, provam que todo grafo G com γ G \geq 3 , $|VG| \geq$ 24k e $|AG| \geq$ (2k-1) $|VG| - 2k^2 + k + 1$ tem k circuitos disjuntos. No apêndice (proposição A.6) mostramos, usando o teorema do capítulo 2 e a caracterização de Lovász do caso k = 2 do PCDV , que todo grafo com γ G \geq 3 , $|VG| \geq$ 3k e $|AG| \geq$ (2k-1) $|VG| - 3(k^2+k)/2 + 4$ tem k circuitos disjuntos.

Nas proposições 1.2 a 1.4 e no resultado de Erdos aparecem restrições inferiores ao número de vértices do grafo. Este é um preço que é necessário pagar para se relaxar outras restrições. A restrição básica é muito natural: todo grafo G que tenha k circuitos disjuntos precisa necessariamente ter $|VG| \ge k \cdot \gamma G$. Mas há restrições mais severas, como é o caso da que aparece na proposição 1.4 e no resultado de Erdos. Restrições semelhantes no número de vértices vão aparecer no teorema do capítulo 3.

Condições necessárias para a existência de k circuitos: o conceito de transversal

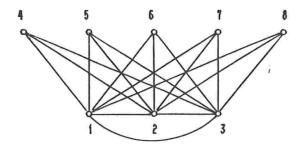
Queremos condições necessárias para a existência de k circuitos disjuntos em um grafo, buscando assim uma caracterização eficiente da solução negativa do PCDV. Em jargão de Teoria de Complexidade a pergunta é: o PCDV está em co-NP?

Vamos fazer um paralelo com o conhecido problema do fluxo máximo (Menger, 1927). Dado um grafo G, subconjuntos X e Y de VG, e um natural k, encontrar k passeios dois a dois disjuntos nos vértices, ligando X a Y. A condição necessária (e também suficiente) para a existência dos k passeios é dada em termos de transversais de passeios, também conhecidas como cortes de vértices: o problema tem solução se e só se todo corte que separa X de Y tem pelo menos k vértices.

A definição natural de transversal no caso do PCDV é a seguinte: uma transversal de circuitos em um grafo G é um conjunto T de vértices tal que $|T \cap VC| \ge 1$ para qualquer circuito C de G. Segue-se que uma condição necessária para a existência de k circuitos disjuntos é que $|T| \ge k$ para toda transversal T. Neste ponto é conveniente introduzir a seguinte definição: para todo grafo G, τ G é a cardinalidade da menor transversal de circuitos de G. A condição necessária pode agora ser expressa assim: τ G \ge k.

Observe que uma transversal é computacionalmente bem caracterizada: é fácil construir um algoritmo polinomial que decide se um dado conjunto de vértices de um grafo é uma transversal de circuitos. Portanto, se a condição necessária acima fosse também suficiente, o PCDV estaria em co-NP.

Infelizmente a condição $\tau G \ge k$ não é suficiente, como pode ser constatado pelo seguinte exemplo, onde o grafo não tem 2 circuitos disjuntos mas $\tau G = 2$:



Erdős e Pósa [EP65] mostram, entretanto, que

existe um número positivo c tal que todo grafo G com $TG \ge c \cdot K \cdot \log(K)$ tem K circuitos disjuntos.

Erdős e Pósa mostram mais: existe um número positivo d tal que para todo k existe um grafo G sem k circuitos disjuntos tal que $\tau G \ge d \cdot k \cdot log(k)$.

Talvez a seguinte generalização do conceito de transversal ajude no tratamento do PCDV . Seja t uma função definida nos vértices de um grafo G , com imagem em $\{0, 1/q, 2/q, ..., q/q\}$, onde q é um número inteiro positivo. Se para todo circuito C de G a soma dos valores de t nos vértices de C é maior ou igual a 1 , dizemos que t é uma q-transversal de circuitos de G . O tamanho da q-transversal é a soma dos valores de t para todos os vértices de G . Fixados q e G , denotaremos por $\tau_{\bf q}$ G o tamanho de qualquer q-transversal de tamanho mínimo.

Todo grafo G com cintura γ tem uma γ -transversal óbvia de tamanho |VG|/ γ : trata-se da transversal que atribui valor 1/ γ a cada vértice de G. Observe ainda que τ_1 G = τ G e τ_q G \leq τ G para todo q \geq 1. Observamos, finalmente, que uma q-transversal é bem caracterizada computacionalmente: existe um algoritmo polinomial que decide se uma dada função t é ou não uma q-transversal.

O conceito de q-transversal permite explicar, por exemplo, porque o grafo da figura anterior não contém 2 circuitos disjuntos: a 2-transversal que associa aos vértices 1, 2 e 3 o valor 1/2 e aos demais vértices o valor 0 tem tamanho 1,5; como 1,5 < 2, o grafo não pode ter dois circuitos disjuntos. Esta observação será generalizada no parágrafo seguinte.

Se um grafo G tem uma q-transversal de tamanho menor que $\,$ k , então G não tem k circuitos disjuntos. Isso porque todo circuito de G "gasta" pelo menos uma unidade de $\,\tau_q G$. Portanto, para todo q , a condição $\,\tau_q G \geq \, k$ é necessária para a existência de $\,k$ circuitos disjuntos em $\,G$.

Entretanto, para qualquer $k \ge 4$, em todo grafo G com $\gamma G \ge 3$, $\delta G \ge 2k-1$ e $|VG| \ge 4k$, a condição $\tau_2 G \ge k$ é suficiente para a existência de k circuitos. Este é o resultado central da dissertação, que veremos no capítulo 3.

Complexidade computacional

É imediato constatar que um algoritmo que resolva o PCDV resolve também o problema abaixo.

Partição em triângulos: Dado um grafo G e um inteiro q tais que |VG| = 3q , decidir se G contém q circuitos disjuntos nos vértices, sendo que cada circuito tem comprimento 3.

Conforme Garey e Johnson [GJ79, problema GTii], este problema é NP-Completo. Portanto, o PCDV (ou melhor, o problema de decisão correspondente ao PCDV), que claramente está em NP, também é NP-Completo.

Qual seria a complexidade do PCDV se considerássemos k como um dado fixo? Mais precisamente, teríamos o seguinte PCDVk: dado um grafo G, decidir se G tem k circuitos disjuntos nos vértices. Podemos afirmar que o PCDVk está em P. É o que veremos a seguir.

Robertson e Seymour resolveram recentemente, numa série de artigos [RS86], o seguinte problema:

Dado um grafo G e K pares de seus vértices, (s_i,t_1) , (s_2,t_2) , ..., (s_K,t_K) , determinar se existem passeios P_1 , P_2 , ..., P_K , dois a dois disjuntos nos vértices, cada P_i ligando s_i a t_i .

Robertson e Seymour afirmam que resolvem esse problema através de um algoritmo cuja complexidade é limitada por um polinômio em |VG| cujo grau não depende de k mas cujos coeficientes são funções exponenciais de k. Considerando-se que o problema é NP-Completo [GJ79], o algoritmo de Robertson e Seymour é de certa forma o melhor possível (a menos que P = NP). O valor prático do algoritmo é duvidoso: num recente artigo dedicado à análise dos resultados de Robertson e Seymour,

Johnson afirma [Jo87] que a constante que aparece como coeficiente do polinômio é pior que uma "torre de 2's", cuja altura (número de níveis de exponenciação) é pior do que exponencial em k .

Podemos agora construir um algoritmo para o PCDVk cuja complexidade é limitada superiormente por um polinômio em |VG| cujo grau depende de k e cujos coeficientes são funções exponenciais de k. Basta fazer o seguinte:

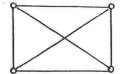
Para cada emparelhamento $\{s_it_i, s_2t_2, \dots, s_kt_k\}$ em G remova de G as arestas do emparelhamento e submeta o grafo resultante, juntamente com os pares $(s_i, t_i), (s_2, t_2), \dots, (s_k, t_k)$, ao algoritmo de Robertson e Seymour. Se existirem os k passeios, teremos também encontrado k circuitos disjuntos no grafo original. Se para cada um dos não mais que $|AG|^k$ emparelhamentos de G o algoritmo de Robertson e Seymour nos der uma resposta negativa, concluimos que o PCDVk não tem solução.

Na verdade Robertson afirma [Ro86] que tem um algoritmo para o PCDVk cuja complexidade é uma função de $|VG|^3$. Mas, devido ao inicialmente exposto, o algoritmo tem valor apenas teórico, pois é muito caro mesmo para valores moderados de k. Portanto, a busca de um algoritmo eficiente, mesmo que exponencial em k, é ainda um objetivo desejável não atingido.

Problemas correlatos

Examinaremos a seguir alguns problemas semelhantes ao PCDV que têm recebido atenção na teoria dos grafos. Curiosamente não existem laços fortes que relacionem esses problemas com o nosso.

O primeiro problema é o PCDA (problema dos circuitos disjuntos nas arestas): dado um grafo G e um inteiro k , encontrar k circuitos dois a dois disjuntos nas arestas em G . O PCDA não é completamente independente do PCDV , pois circuitos disjuntos nos vértices são também disjuntos nas arestas. Ademais, para grafos de grau máximo 3 , o PCDA e o PCDV são equivalentes, pois dois circuitos disjuntos nas arestas são também, necessariamente, disjuntos nos vértices. Não sabemos qual é a complexidade computacional do PCDA. Redefinindo adequadamente o conceito de transversal e o parâmetro τ para o PCDA , vale repetir as perguntas que fizemos na seção "Condições necessárias...": será que $\tau \geq k$ é condição suficiente para a existência de k circuitos disjuntos nas arestas? O grafo abaixo, que não tem dois circuitos disjuntos e para o qual $\tau = 3$, mostra que a resposta à pergunta é "não".



Um outro problema correlato é o PCODV (problema dos circuitos orientados disjuntos nos vértices): dado um grafo orientado G e um inteiro k encontrar k circuitos orientados disjuntos nos vértices em G. Este problema é MP-Completo, conforme proposição A.4 do apêndice.

Como indica Thomassen [Th83], é possível que exista um algoritmo para o PCODV cuja complexidade computacional é dada por um polinômio em |VG| cujo grau é função de k. Isto depende da verificação da seguinte conjectura [BT81] formulada por Younger em 1973:

Existe uma função h tal que todo grafo orientado G com $\tau G \ge h(K)$ tem K circuitos orientados disjuntos nos vértices.

É claro que neste enunciado τG é o tamanho de uma transversal mínima de circuitos orientados. Observe que a versão da conjectura para grafos não orientados é teorema: como já indicamos acima, Erdös e Pósa [EP65] mostraram que neste caso $h(k) = c \cdot k \cdot \log(k)$.

A conjectura de Younger já foi demonstrada para algumas famílias de grafos. Assim, Szwarcfiter [Sz87] prova que para todo grafo G conexamente redutível TG 2 k é condição necessária e suficiente para a existência de k circuitos orientados disjuntos nos vértices em G (h neste caso é a função identidade).

O PCODA - o problema de encontrar circuitos orientados disjuntos nas arestas - é equivalente ao PCODV; qualquer algoritmo polinomial que resolva um dos problemas pode ser transformado num algoritmo polinomial que resolve o outro. Esta redução se encontra descrita na proposição A.5 do apêndice.

A versão da conjectura de Younger para circuitos orientados disjuntos nas arestas em grafos orientados planares é teorema: a condição TG ≥ k (com TG adequadamente redefinido) é necessária e suficiente para a existência dos k circuitos disjuntos nas arestas. Isto foi demonstrado por Lucchesi e Younger [LY78]. Com base nesta condição é possível construir um algoritmo polinomial que resolve o PCODA para grafos orientados planares.

Outros resultados e conjecturas sobre circuitos orientados podem ser encontrados na resenha de Bermond e Thomassen [BT81].

Capitulo 2

O teorema de

Corrádi e Hajnal

Usaremos no restante deste trabalho a seguinte notação e terminologia: Se $\mathbb C$ é uma coleção de circuitos, então $\mathbb V\mathbb C$ é a união dos conjuntos de vértices dos circuitos de $\mathbb C$. A $\mathbb C$ é a união dos conjuntos de arestas dos circuitos de $\mathbb C$. Um <u>caminho</u> é um passeio sem vértices repetidos. Uma <u>corda</u> de um circuito $\mathbb C$ é uma aresta que liga dois vértices não consecutivos de $\mathbb C$. Um <u>triângulo</u> (<u>quadrado</u>) é um circuito que tem exatamente $\mathbb S$ ($\mathbb S$) vértices. Um vértice $\mathbb S$ 0 é folha de um grafo $\mathbb S$ 1 se $\mathbb S_H(\mathbb V)=1$.

Como introdução ao teorema de Corrádi e Hajnal iremos apresentar algumas condições suficientes sobre γG e δG para a existência de K circuitos disjuntos.

<u>Proposição 2.1</u>: Para qualquer inteiro $k \ge 1$, todo grafo G tal que $|VG| \ge 1$, $\gamma G \ge 5$ e $\delta G \ge k+1$ tem k circuitos disjuntos.

Prova (por indução em k): Para k = i a proposição é facilmente verificavel. Vamos então verificar a proposição para um k ≥ 2.

Seja C um circuito de comprimento mínimo de G. Seja G' = G - VC. Como C não tem cordas (por ter comprimento mínimo) e $\delta G \geq 3$, podemos garantir que $|VG'| \geq 1$. Como $|VC| \geq 5$, para todo V em VG - VC vale $|A(V , VC)| \leq 1$, pois em caso contrário $VC \cup \{v\}$ inclui o conjunto de vértices de um circuito de comprimento menor do que o de C. Portanto $\delta G' \geq (K+1) - 1$. Obviamente $\gamma G' \geq \gamma G \geq 5$, garantindo assim que podemos aplicar a hipótese de indução a G' para obter K - I circuitos disjuntos. Acrescentando-se C a esses circuitos obtem-se K circuitos disjuntos em G.

<u>Proposição 2.2</u>: Para qualquer inteiro $k \ge 1$, todo grafo G tal que $|VG| \ge 1$, $\gamma G \ge 4$ e $\delta G \ge 2K$ tem K circuitos disjuntos.

<u>Proposição 2.3</u>: Para qualquer inteiro $k \ge 1$, todo grafo G tal que $|VG| \ge 1$, $\gamma G \ge 3$ e $\delta G \ge 3k - 1$ tem k circuitos disjuntos.

As provas dessas proposições são semelhantes à prova da proposição 2.1 . A diferença é que na proposição 2.2 temos que $|A(v , VC)| \le 2$, e na 2.3 $|A(v , VC)| \le 3$, para todo v em VG - VC .

O caso $\gamma \ge 2$ (arestas múltiplas) apresenta uma particularidade que não aparece no caso $\gamma \ge 3$: mais do que duas arestas em paralelo podem aumentar arbitrariamente o grau de um vértice sem trazer nenhuma contrapartida em relação ao número de circuitos disjuntos do grafo. Podemos, portanto, não considerar mais do que duas arestas em paralelo para cada par de vértices. Com essa restrição é fácil deduzir, de forma análoga às proposições acima, que todo grafo G com $|VG| \ge 1$, $\gamma G \ge 2$ e $\delta G \ge 4k - 2$ tem k circuitos disjuntos.

Corrádi e Hajnal melhoraram [CH63] as condições da proposição 2.3 mostrando que todo grafo G com $|VG| \ge 3k$, $\gamma G \ge 3$ e $\delta G \ge 2k$ tem k circuitos disjuntos. Como sugerem as proposições 2.1 a 2.3 a dificuldade do problema advem dos circuitos curtos, especialmente dos triángulos. Isso fica particularmente agravado quando o grafo tem somente 3k vértices. (Tanto assim que a prova de Corrádi e Hajnal tem duas partes, uma para o caso |VG| > 3k e outra para |VG| = 3k.)

Neste capítulo é apresentada uma demonstração do teorema de Corrádi e Hajnal, que não difere no essencial da originalmente apresentada por eles. Como no capítulo 3 apresentaremos uma extensão deste teorema, pretendemos aqui atingir dois objetivos. Primeiro, apresentar os dois teoremas de modo uniforme. Segundo, introduzir as dificuldades que serão encontradas no próximo capítulo. Acreditamos também que esta demonstração é mais simples e legivel do que a feita por Corrádi e Hajnal.

Bollobás [Bo78] sugere uma demonstração alternativa deste teorema, que parece ser mais "limpa" do que a aqui apresentada. Porém não vemos como aplicar o mesmo método para obter o resultado do capítulo 3.

O Teorema

Teorema 2.1 [CH63]: Para qualquer inteiro $K \ge 1$, todo grafo G tal que $\gamma G \ge 3$, $\delta G \ge 2K$ e $\tau_3 G \ge K$ tem K circuitos disjuntos.

A condição $\tau_3 G \ge k$ implica $|VG| \ge 3k$, pois em grafos com menos vértices podemos definir uma 3-transversal atribuindo valor 1/3 a cada um dos vértices do grafo. E a condição $|VG| \ge 3k$ é claramente necessária, uma vez que $\gamma G \ge 3$. No mais, o teorema pode ser reduzido ao seguinte lema:

<u>Lema 2.1</u>: Seja k um natural ≥ 1 . Para qualquer grafo G tal que $|VG| \geq 3k$, $\gamma G \geq 3$ e $\delta G \geq 2k$ e para qualquer coleção C de circuitos disjuntos tal que |C| < k, existe uma coleção C' de circuitos disjuntos que satisfaz uma das seguintes condições:

```
(a) |C'| > |C| ;
```

- (b) |C'| = |C| mas |VH'| > |VH|
- (c) |C'| = |C| e |VH'| = |VH| mas |AH'| > |AH|, onde H = G VC e H' = G VC'.

O lema sugere o seguinte processo iterativo: começa-se com uma coleção de circuitos (possivelmente vazia); usa-se o lema repetidas vezes, cada vez começando com a coleção C' fornecida pela chamada anterior. As alternativas (b) e (c) não podem se repetir indefinidamente. Após um número finito de iterações, a condição (a) é satisfeita. Este processo prova o teorema a partir do lema.

<u>Prova do Lema</u>: A prova do lema terá um caráter algorítmico e portanto vamos nos referir às condições (a), (b) e (c) como "objetivos" do lema. Seja H = G - VC. Se H tem um circuito, digamos C, então o objetivo (a) está satisfeito com $C' = C \cup \{C\}$ e portanto a prova terminou. Vamos pois supor no que se segue que H é uma floresta.

A prova do lema se desdobra basicamente em 5 casos, dependendo do tamanho de H e do grau de seus vértices. Antes de considerar os 5 casos é conveniente descartar a possibilidade de se atingir imediatamente o objetivo (b): suponha que existe C em $\mathbb C$ e v em VH tais que VC U $\{v\}$ contém um conjunto de vértices de um circuito C' menor que C . Neste caso, troque C por C' em $\mathbb C$ atingindo o objetivo (b). O mesmo pode ser feito se C tem corda.

Vamos considerar no restante desta prova que a configuração considerada no parágrafo anterior não existe. Assim, para todo C em $\mathbb C$ e todo h em VH , C não tem cordas e pelo menos uma das seguintes afirmações é verdadeira:

|A(h , VC)| ≤ 1 ; (*) C é um triângulo ;

C é um quadrado, |A(h, VC)| = 2 e h não é adjacente a vértices consecutivos de C.

A prova se desdobra agora em 5 casos.

Caso 1: |VH| < 3.

Seja C um circuito de C tal que [VC] é máximo. Como

 $|VC| = |VG| - |VH| \ge 3k - 2 > 3(k-1) \ge 3|C|$

devemos ter |VC| > 3. Como C não tem cordas, vale $|A(c , VG-VC)| \ge \delta G - 2 \ge 2k - 2$ para cada c em VC, donde

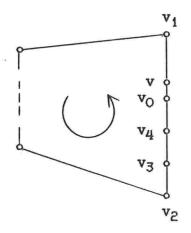
 $|A(VC, VG-VC)| \ge |VC| \cdot (2k-2)$.

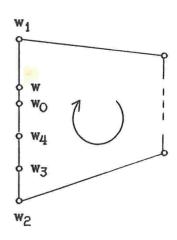
Por outro lado, |A(VC, h)| < 2 para cada h em VH em virtude da hipótese (*). Segue-se que

Portanto existe D em \mathbb{C} - {C} tal que |A(VC, VD)| \geq 2|VC| + 1. Pela maximalidade de C, vale também |A(VC, VD)| \geq 2|VD| + 1. Essas desigualdades garantem a existência de v em VC e w em VD, tais que |A(V, VD)| \geq 3 e |A(W, VC)| \geq 3.

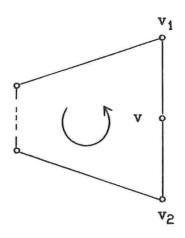
Iremos usar a seguinte notação: se F é um circuito $(v_0, a_1, v_1, \dots, a_n, v_n)$, então $F[v_i, v_j] = \{v_i, v_{i+1}, \dots, v_{j-1}, v_j\}$. Se trocamos o colchete inicial pelo parêntese, devemos eliminar v_i do conjunto, convenção análoga valendo para o colchete final.

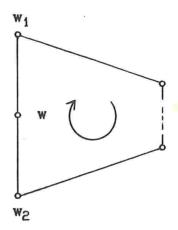
Ajuste a notação de D de modo que a origem de D seja o primeiro vizinho de v em VD que precede w (possivelmente a origem seja w). Sejam w_0 , w_1 , w_2 , ... todos os vizinhos de v em VD, na ordem em que aparecem em D. Portanto $w \in D[w_0, w_1)$. De forma análoga ajuste a notação de C, e sejam v_0 , v_1 , v_2 , ... todos os vizinhos de w em VC, na ordem em que aparecem em C, com $v \in C[v_0, v_1)$. Seja C' o circuito com vértices em $C[v_1, v_2] \cup \{w\}$ e D' o circuito com vértices em $D[w_1, w_2] \cup \{v\}$. Pela definição acima, C' e D' são disjuntos. C' não é maior que C, pois apesar de w não pertencer a VC, pelo menos o vértice v não está em C'. O mesmo vale para D' em relação a D.





Se |VC'| < |VC| ou |VD'| < |VD| o objetivo (b) está atingido. Caso contrário é fácil ver que $v = v_0$ e $w = w_0$, e mais ainda, todos os vértices de C, exceto v, estão em $C[v_1,v_2]$ e todos os vértices de D, exceto w, estão em $D[w_1,w_2]$. Com isso v tem somente três vizinhos em D, o mesmo ocorrendo com v em relação a C.





Além das arestas vw, vw₁, vw₂, wv₁ e wv₂, o conjunto A(VC, VD) contem mais 2|VC|+1-5 arestas, nenhuma delas com ponta em v. Como 2|VC|-4=|VC|+|VC|-4>|VC|-1, existe um vértice v₃ de C com dois ou mais vizinhos em D, sem contar as arestas wv₁ e wv₂. Sejam w₃ e w₄ dois desses vizinhos, na ordem que aparecem em D. Como w só é adjacente a v₀, v₁ e v₂, concluimos que w₃ e w₄ estão em D[w₁,w₂]. Seja D' o circuito com vértices em {v₃} U D[w₃,w₄]. D' não é maior do que D, pois pelo menos w não está em D[w₄,w₅].

Se $v_3 = v_1$ então seja C' o triângulo com vértices em {w, v, v_2 }. Caso contrário seja C' o circuito com vértices em {w, v, v_1 }. Esta definição de C' visa garantir que o mesmo seja disjunto de D'. Temos $|VC| \ge 4 > 3 = |VC'|$. A coleção (C - {C, D}) U {C', D'} satisfaz o objetivo (b) do lema.

Caso 2: |VH| = 3 e $g_H(h) \ge 1$ para todo h em H.

Observe que $\, H \,$ é um caminho cujo vértice interno, digamos $\, h_2 \,$, tem grau $\, 2 \,$ em $\, H \,$ e os extremos grau $\, 1 \,$ Logo

$$|A(VH, VC)| \ge (\delta G-1) + (\delta G-2) + (\delta G-1)$$

> 6(k-1)
 $\ge 6|C|$.

Portanto existe C em C tal que |A(VH, VC)| > 6 e |VC| = 3, de acordo com a hipótese (*). Se $VH \cup VC$ for união disjunta dos vértices de dois circuitos, digamos C' e C'', então a coleção (C - {C}) U {C', C''} satisfaz o objetivo (a) do lema. Suponhamos no que segue que $VH \cup VC$ não é união disjunta dos vértices de dois circuitos. Então a relação entre H e C é a seguinte:

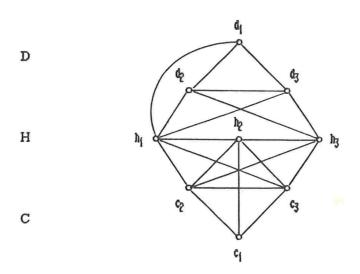
H In the second second

Observe que

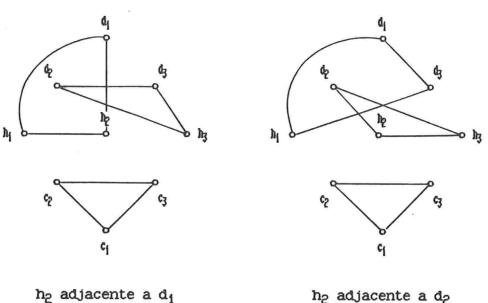
$$|A(VH-\{h_2\}, VC-VC)| \ge (\delta G-5+2) + (\delta G-5+2)$$

> $4(k-2) \ge 4|C-\{C\}|$.

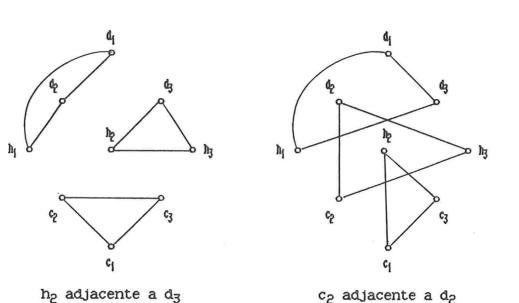
Portanto existe D em C - {C} tal que $|A(VH-\{h_2\}, VD)| > 4$. Em virtude da hipótese (*), |VD|=3 donde $|A(h_1, VD)| \le 3$ para cada h em $VH-\{h_2\}$. Sejam h_1 e h_3 os dois elementos de $VH-\{h_2\}$, definidos de tal modo que $|A(h_1, VD)|=3$ e $|A(h_3, VD)| \ge 2$. Sejam d_1 , d_2 e d_3 os vértices de D, d_1 , d_2 e d_3 os vértices de C definidos de acordo com a figura abaixo:



Em cada um dos quatro casos VC U VD U VH é união disjunta dos vértices de 3 circuitos, digamos C', C'', C''', e portanto a coleção ($\mathbb C$ - {C, D}) U {C', C'',C'''} satisfaz o objetivo (a) do lema.



h₂ adjacente a d₁



Subcaso 2.2: Nenhuma das 4 arestas indicadas no subcaso anterior está em G.

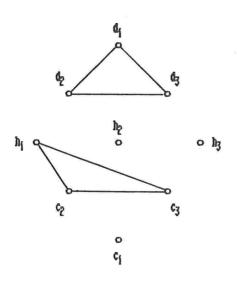
Seja S o conjunto $\{h_2, h_3, c_1, d_2\}$ e seja W o conjunto VG - (VH U VC U VD) . Observe que

$$|A(S, W)| \ge (\delta G - 8 + 3) + (\delta G - 8 + 2) + (\delta G - 8 + 2) + (\delta G - 8 + 2)$$
 $> \delta(K - 3)$
 $\geq \delta(C - \{C, D\})$.

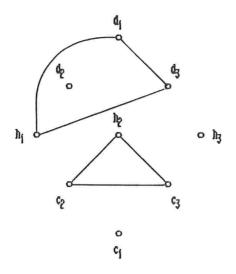
Portanto existe E em \mathbb{C} - {C, D} tal que |A(S, VE)| > 8. Tem-se que |A(x, VE)| 23 para algum x em S.

Caso {x} \cup VE contenha os vértices de um circuito C' menor que E, como VH \cup VC \cup VD - {x} contém os vértices de dois triângulos C'' e C''', a coleção ($\mathbb C$ - {C, D, E}) \cup {C', C'', C'''} satisfaz o objetivo (b) do lema. Note que pela hipótese (*) isto não pode ocorrer se $x = h_2$ ou h_3 .

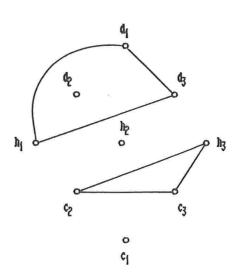
Em caso contrário, note que E é um triângulo, c_1h_2 e h_3d_2 são arestas e $|A(\{c_1,h_2,h_3,d_2\}$, VE)| > 8. Portanto podemos concluir, usando a proposição 2.4 abaixo, que existem 3 vértices, digamos x, y, z, em $\{c_1, h_2, h_3, d_2\}$ tais que $\{x, y, z\}$ U VE é união disjunta dos vértices de dois circuitos, digamos C' e C". Basta agora examinar as quatro possíveis escolhas de x, y, z em $\{h_3, d_2, c_1, h_2\}$. As figuras abaixo examinam estes casos e mostram que em cada um deles, (VC U VD U VH) - $\{x, y, z\}$ é união disjunta dos vértices de 2 circuitos, digamos C'' e C'''. Portanto (C - $\{C, D, E\}$) U $\{C', C'', C''', C''''\}$ satisfaz o objetivo (a) do lema.



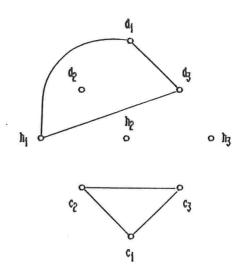
$$\{x, y, z\} = \{c_1, h_2, h_3\}$$



$$\{x, y, z\} = \{c_1, h_3, d_2\}$$



$$\{x, y, z\} = \{c_1, h_2, d_2\}$$



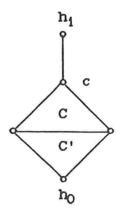
$$\{x, y, z\} = \{h_2, h_3, d_2\}$$

Caso 3: $|VH| \ge 3$ e existe um vértice h_0 de H com $g_H(h_0) = 0$.

Seja h_1 um vértice de VH - $\{h_0\}$ tal que $g_H(h_1) \le 1$. Observe que $|A(\{h_0,h_1\}\ ,\ V\mathbb{C})| \ge \delta G + (\delta G-1) > 4(K-1) \ge 4|\mathbb{C}|$. Logo, existe C em \mathbb{C} tal que $|A(\{h_0,h_1\}\ ,\ V\mathbb{C})| > 4$. Em virtude da hipótese (*), $|V\mathbb{C}| = 3$ e uma das duas alternativas vale:

ou $|A(h_{O}, VC)| = 3 e |A(h_{1}, VC)| \ge 2$ $|A(h_{O}, VC)| \ge 2 e |A(h_{1}, VC)| = 3.$

Em qualquer das duas alternativas existe c em VC tal que (VC - {c}) U $\{h_Q\}$ contém os vértices de um circuito C' e c é adjacente a h_1 .



Seja C' a coleção (C - {C}) U {C'} . Observe que c e h_1 são adjacentes em G - VC' e portanto C' atinge o objetivo (c) do lema.

Caso 4: Para todo vértice h de H, gH(h) ≤ 2; ademais existem pelo menos 4 vértices de H de grau maior ou igual a 1 em H.

Existem 4 vértices distintos em H , digamos v, w, x, y, tais que

 $g_{H}(v) = g_{H}(x) = 1$,

v adjacente a w e

x adjacente a y .

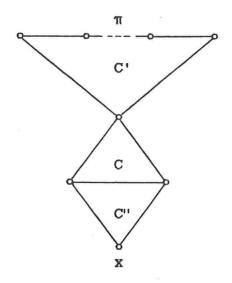
Observe que $|A(\{v,w,x,y\}, WC)| \ge 2(\delta G-1) + 2(\delta G-2)$ > 8(k-1) $\ge 8|C|$. Portanto existe C em C tal que $|A(\{v,w,x,y\},VC)| > 8$. Então existe um vértice z em $\{v,w,x,y\}$ com $|A(z,VC)| \geq 3$, e pela hipótese (*) temos que |VC| = 3. Podemos agora concluir, usando a proposição 2.4, que VH U VC contem os vértices de dois circuitos disjuntos, digamos C' e C". Basta trocar C por C' e C" em C para obter uma coleção C' que satisfaz o objetivo (a) do lema.

Caso 5: H tem um vértice v tal que $g_H(v) \ge 3$.

Seja F um conjunto de exatamente 3 folhas da componente de H que contem $\,v\,$. Observe que

 $|A(F, VC)| \ge 3(\delta G-1) > 6(k-1) \ge 6|C|$.

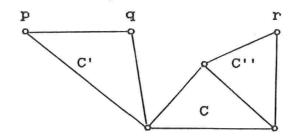
Portanto existe C em C tal que $|A(F, VC)| \ge 7$. Segue-se que existe x em F tal que $|A(x, VC)| \ge 3$, donde, pela hipótese (*), |VC| = 3. Seja π um caminho em H ligando os dois vértices de F - {x}. Note que existe c em C adjacente a ambos os extremos de π . Seja C' o circuito com vértices em $V\pi \cup \{c\}$. Seja C'' o circuito com vértices em $(VC - \{c\}) \cup \{x\}$. A coleção $(C - \{C\}) \cup \{C', C''\}$ satisfaz o objetivo (a) do lema.



Está terminada a prova do lema, a menos do seguinte:

<u>Proposição 2.4</u>: Seja G um grafo com um triângulo C e um conjunto de vértices $X = \{X, y, v, w\}$, tais que $VC \cap X = \emptyset$, $|A(X, VC)| > \delta$, X adjacente a y e v adjacente a w. Então existe um vértice t em X tal que $VC \cup (X - \{t\})$ é o conjunto de vértices de dois triângulos disjuntos.

<u>Prova</u>: Iremos mostrar abaixo que existem 3 vértices - digamos p, q, r - em $\{x, y, v, w\}$ e um vértice c em VC, tais que p é adjacente a q, $|A(c, \{p,q\})| = 2$ e $|A(r, VC-\{c\})| = 2$. Portanto $\{p, q, r\} \cup VC$ é união disjunta de vértices de dois circuitos, digamos C' e C''.



Como |A(X, VC)| > 8 e $A(t, VC) \le 3$ para todo t em X temos, a menos de simetria entre o par x, y e o par v, w, duas alternativas a analisar.

Suponha que $|A(\{x,y\}, VC)| = 5$ e $|A(\{v,w\}, VC)| \ge 4$. Então existe c em VC tal que $|A(c, \{v,w\})| = 2$. Como $|A(\{x,y\}, VC)| = 5$ existe um vértice em $\{x, y\}$, digamos x, tal que |A(x, VC)| = 3. Neste caso podemos fazer p = v, q = w e r = x.

Suponha agora que $|A(\{x,y\}, VC)| = 6$ e $|A(\{v,w\}, VC)| \ge 3$. Então existe um vértice em $\{v, w\}$, digamos v, tal que $|A(v, VC)| \ge 2$. Se |A(v, VC)| = 2, então seja c o vértice de VC que não é adjacente a v. Se |A(v, VC)| = 3, escolha qualquer c em VC. Como $|A(\{x,y\}, VC)| = 6$, $|A(\{x,y\}, C)| = 2$. Neste caso podemos fazer p = x, q = y e r = v, terminando esta demonstração.

Complexidade computacional

A prova do lema 2.1 induz um algoritmo, que chamaremos de algoritmo 1, que recebe como entrada um grafo G e uma coleção de circuitos C e fornece como saída uma coleção C' que satisfaz um dos objetivos do lema. Vamos calcular uma delimitação superior do tempo que uma execução desse algoritmo consome, em termos de n=|VG| e m=|AG|.

A construção de H requer tempo O(n.m). A determinação de circuitos em H, via busca em largura, gasta O(n.m) no pior caso. Para a verificação da hipótese (*) devemos:

- (i) Verificar se os circuitos de $\mathbb C$ tem cordas; isto requer tempo $O(n \cdot m)$.
- (2) Para cada vértice h de H contabilizar o número de vizinhos de h em cada circuito de $\mathbb C$; essa contabilidade leva tempo proporcional a m . Agora a hipótese (*) deve ser verificada para cada um dos circuitos; caso a hipótese não se verifique, poderemos construir, em tempo proporcional a n , a nova coleção $\mathbb C$ '.

Para a determinação de qual dos 5 casos se aplica, basta calcular as componentes conexas de H , o que requer tempo O(n·m) .

Concluimos, portanto, que as verificações iniciais requerem tempo $O(n \cdot m)$.

O caso i envolve a escolha de um circuito C de comprimento máximo em $\mathbb C$; isto consome tempo O(n). A seguir deve ser feita uma distribuição de arestas entre vértices de $\mathbb C$ e circuitos de $\mathbb C$ - $\{C\}$, até encontrar o circuito $\mathbb D$ desejado. O restante das operações envolvem os vértices dos dois circuitos e a contabilização das arestas de $\mathbb A(VC$, $\mathbb VD)$, requerendo tempo O(m). Resulta portanto que a complexidade do caso i é limitada por O(m).

No caso 2 devemos inicialmente fazer uma distribuição das arestas com uma ponta em VH e outra nos circuitos de $\mathbb C$, até encontrarmos $\mathbb C$ em $\mathbb C$ tal que $|A(VH\ ,VC)| \ge 7$. Contabilizando-se no máximo $6|\mathbb C|+1$ dessas arestas encontra-se o circuito desejado. Como $|\mathbb C| < k < n$, isto requer tempo O(n). A seguir possivelmente mais duas vezes se repetem operações desse tipo (determinação dos circuitos D e E). O restante do caso requer tempo constante. Assim, a complexidade do caso 2 é limitada por O(n).

Os casos 3 e 4 envolvem basicamente uma distribuição de arestas entre VH e $V\mathbb{C}$, requerendo tempo O(n).

O caso 5 se inicia com uma distribuição de arestas entre VH e VC, o que pode ser feito em tempo O(n). O caminho π requer O(n) para ser encontrado. O restante das operações deste caso requerem tempo constante, o que dá ao caso 5 uma complexidade limitada por O(n).

Conclui-se que cada chamada do algoritmo i requer tempo O(n.m).

Agora considere um algoritmo, que chamaremos de algoritmo 2, que recebe G e $\mathbb C$ (que satisfazem as condições do enunciado do lema), e devolve uma coleção $\mathbb C'$, com $|\mathbb C|$ + 1 circuitos. O algoritmo 2 consiste essencialmente em chamadas consecutivas do algoritmo 1, cada chamada sendo alimentada pela coleção de circuitos $\mathbb C'$ fornecida pela chamada anterior, até atingir o objetivo (a). É necessário saber quantas vezes o algoritmo 1 pode ser usado sucessivamente sem que o objetivo (a) seja atingido. É isso que faremos a seguir.

Os objetivos (b) e (c) não obtem uma coleção de circuitos maior do que $\mathbb C$. O objetivo (b) aumenta o número de vértices em $VG - V\mathbb C$, e portanto não pode ser atingido mais do que n vezes em chamadas sucessivas do lema. O objetivo (c) aumenta o número de arestas em AH . Com 3 ou mais arestas em H ocorre um dos dois seguintes casos do lema: ou para todo vértice h de H , $g_H(h) \le 2$ e existem pelo menos 4 vértices de H de grau maior ou igual a 1 (caso 4) ou H tem um vértice h tal que $g_H(h) \ge 3$ (caso 5). A saída desses casos são coleções de tamanho maior que $\mathbb C$. O pior caso ocorre, portanto, quando o lema atinge duas vezes consecutivas o objetivo (c) e a seguir atinge o objetivo (b). Essa seqüência não pode se repetir mais do que n vezes, resultando que no máximo 3n+1 vezes (O(n) vezes) o algoritmo 1 pode ser usado sem aumentar o tamanho de $\mathbb C$. Resumindo, a coleção $\mathbb C$ aumenta após não mais que O(n) chamadas consecutivas do algoritmo 1.

Como cada chamada do algoritmo i requer tempo $O(n \cdot m)$, resulta que aumentar a cardinalidade da coleção requer tempo total $O(n^2 \cdot m)$. Para obter uma coleção com k circuitos disjuntos é necessário repetir esse processo k vezes. Como k < n obtemos uma delimitação superior total de $O(n^3 \cdot m)$.

Capitulo 3

Uma extensão do teorema de

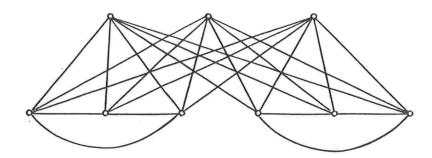
Corrádi e Hajnal

Observando o resultado obtido por Corrádi e Hajnal (apresentado no capítulo anterior), e mais uma extensão do mesmo feita por ele e Erdös na mesma época, Dirac [Di63] comenta: "These results suggest the question, -- which (2k-1) connected graphs do not contain k mutually disjoint circuits?"; e continua: "This question will here be answered for the case k=2, graphs with multiples edges being allowed". Este capítulo responde parcialmente uma generalização da pergunta. Vamos provar o seguinte teorema: para qualquer natural $k \geq 4$, todo grafo G tal que $|VG| \geq 4k$, $\gamma G \geq 3$ e $\delta G \geq 2k-1$ contém k circuitos disjuntos se e só se $\tau_2 G \geq k$. Foi visto no capítulo i que $\tau_2 G \geq k$ é condição necessária para a existência dos k circuitos, restando portanto a demonstração de que a condição, neste caso, também é suficiente.

O teorema não cobre os casos k=1,2,3. Vamos discutir brevemente estes casos. Trocando " $k \ge 4$ " por " k=1 " o enunciado do teorema continua sendo uma afirmação verdadeira. Para k=2 obtemos uma afirmação verdadeira desde que G não seja uma roda; isto foi demonstrado por Lovász [Lo65] como já dissemos no cap. 1. Conjecturo que a afirmação continua válida com k=3 no lugar de $k\ge 4$. A conjectura se baseia no seguinte: A maior parte da demonstração do teorema (para o caso $k\ge 4$) se aplica também ao caso k=3. Há apenas uma afirmação durante a demonstração que poderia ser falsa quando k=3. Para confirmar a veracidade daquela afirmação no caso k=3, é necessário fazer uma análise exaustiva dos possíveis subgrafos de G que satisfazem certas restrições. Fiz esta análise e acredito que confirmei a validade da afirmação para k=3. Os detalhes são, entretanto, por demais cansativos para inclusão neste trabalho.

Consideremos agora o que acontece se a condição $|VG| \ge 4k$ é relaxada, enquanto as demais condições (em particular $k \ge 4$) são mantidas. É claro que se |VG| < 3k, então G não tem k circuitos disjuntos, pois $\gamma G \ge 3$. Para $3k \le |VG| < 4k$ não sabemos se a afirmação do teorema permanece verdadeira. A análise deste caso é complicada pelo mesmo motivo apontado no capítulo anterior, ou seja, é necessário obter k circuitos a partir de k-1 circuitos quase todos de comprimento ≤ 4 .

A título de curiosidade constatamos que, dentre os grafos G que satisfazem $\gamma G \geq 3$, $\delta G \geq 2k-1$, $3k \leq |VG| < 4k$ e $\tau_2 G \geq k$ para k=3, somente o grafo da figura abaixo não tem 3 circuitos disjuntos.



Este grafo tem também a peculiar propriedade de que $\tau_q \geq 3$ para todo q, como mostramos na proposição A.3 do Apêndice.

O Teorema

Teorema 3.1: Para qualquer inteiro $k \ge 4$, todo grafo G tal que $|VG| \ge 4k$, $\gamma G \ge 3$ e $\delta G \ge 2k-1$ tem k circuitos disjuntos ou uma 2-transversal de tamanho menor que k.

Analogamente à demonstração do teorema 2.1, este teorema pode ser reduzido ao seguinte lema:

- <u>Lema 3.1</u>: Seja k um inteiro ≥ 4 . Para qualquer grafo G tal que $|VG| \geq 4k$, $\gamma G \geq 3$ e $\delta G \geq 2k-1$ e para qualquer coleção C de circuitos disjuntos, se |C| < k então uma das afirmações abaixo é verdadeira:
 - (1) existe em G uma 2-transversal de tamanho k 1/2 ;
 - (2) existe uma coleção C' de circuitos disjuntos nos vértices tal que

(2a) |C'| > |C|

ou (2b) |C'| = |C| mas |VH'| > |VH|

ou (2c) |C'| = |C| e |VH'| = |VH| mas |AH'| > |AH|, onde H = G - VC e H' = G - VC'.

Repetindo o esquema do capítulo anterior, este lema sugere um processo iterativo para que seja atingido ou o objetivo (1) ou o objetivo (2a). O processo começa com o grafo G e uma coleção de circuitos (possivelmente vazia); usa-se o lema repetidas vezes, cada vez começando com a coleção C' fornecida pela chamada anterior. As alternativas (2b) e (2c) não podem se repetir indefinidamente. Após um número finito de iterações, atinge-se o objetivo (1) ou o (2a). Este processo prova o teorema a partir do lema.

Prova do Lema: A prova do lema terá um caráter algoritmico e portanto vamos nos referir a (i), (2a), (2b) e (2c) como "objetivos" do lema. Podemos supor, a exemplo do que foi feito no lema 2.1, que

- (i) H é uma floresta,
- (ii) os circuitos de C não têm cordas e
- (iii) a hipótese (*) é válida, ou seja, para todo C em C e todo h em VH pelo menos uma das seguintes afirmações é verdadeira:

 $|A(h, VC)| \le 1$;

(*) C é um triângulo ;

C é um quadrado, |A(h, VC)| = 2 e h não é adjacente a vértices consecutivos de C.

A não validade de (i) implica em se atingir imediatamente o objetivo (2a). Com a não validade de (ii) ou (iii) o objetivo (2b) é atingido. A prova se desdobra então em 4 casos, dependendo do tamanho de H e do tamanho de suas componentes.

Caso 1: |VH| < 4 .

Seja C um circuito de C tal que [VC] é máximo. Como

 $|VC| = |VG| - |VH| \ge 4k - 3 > 4(k-1) \ge 4|C|$

devemos ter |VC| > 4. Como C não tem cordas, vale $|A(c, VG-VC)| \ge \delta G - 2 \ge 2k - 3$ para cada c em VC, donde

 $|A(VC, VG-VC)| \ge |VC| \cdot (2k-3)$.

Por outro lado, $|A(VC, h)| \le 1$ para cada h em VH, em virtude da hipótese (*). Segue-se que

 $|A(VC, VC-VC)| \ge |VC| \cdot (2k-3) - |VH|$

≥ |VC| · (2k-3) - 3

 $> 2|VC| \cdot (k-2)$

≥ 2|VC| · |C-{C}| .

Portanto existe D em \mathbb{C} - $\{C\}$ tal que $|A(VC, VD)| \ge 2|VC| + 1$. Pela maximalidade de C vale também $|A(VC, VD)| \ge 2|VD| + 1$.

Podemos agora usar o mesmo esquema do caso 1, lema 2.1, para encontrar dois circuitos disjuntos, C' e D', com vértices em VC U VD , tais que $|VC'| \le |VC|$ e $|VD'| \le |VD|$, com uma das desigualdades sendo estrita. Trocando-se C e D por C' e D' em $\mathbb C$, obtem-se uma nova coleção de circuitos que cumpre o objetivo (2b) do lema.

Caso 2: $|VH| \ge 4$ e existe h_O em VH tal que $g_H(h_O) = 0$.

Seja h_1 um vértice de VH - $\{h_0\}$ tal que $g_H(h_1) \le 1$. Observe que $|A(\{h_0,h_1\}$, $VC)| \ge (\delta G - 1) + (\delta G - 2) > 4(K-1) \ge 4|C|$.

Logo, existe C em C tal que $|A(\{h_0,h_1\}, VC)| > 4$. hipótese (*), |VC| = 3 e uma das duas alternativas vale:

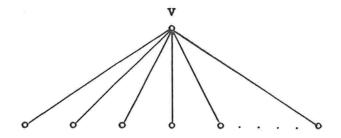
ou
$$|A(h_0, VC)| = 3 e |A(h_1, VC)| \ge 2$$

$$|A(h_0, VC)| \ge 2 e |A(h_1, VC)| = 3.$$

Em qualquer das duas alternativas existe c em VC tal que (VC - {c}) U {h_0} contém os vértices de um circuito C' e c é adjacente a h_1 . Seja C' a coleção (C - {C}) U {C'} . Observe que c e h_1 são adjacentes em G - VC' e portanto C' atinge o objetivo (2c) do lema.

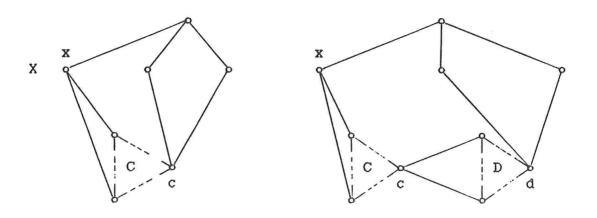
Caso 3: |VH| ≥ 4, gH(h) ≥ 1 para todo h em VH, mas H não tem duas arestas disjuntas nos vértices.

Então H é uma estrela, isto é, tem a forma descrita na figura abaixo. H tem um único vértice, v , que não é folha; todos os demais vértices são folhas e são adjacentes a v.



Seja X o conjunto de folhas de H . Vamos procurar encontrar uma das duas configurações seguintes:

- (1) x em X , C em C e c em VC tais que |A(x , VC-{c})| ≥ 2 e |A(c , X-{x})| ≥ 2 , (2) x em X , C e D em C , c em VC , d em VD tais ou (2) que $|A(x, VC-\{c\})| \ge 2$, $|A(d, X-\{x\})| \ge 2$ e $|A(c, VD-\{d\})| \ge 2$.



Qualquer destas configurações leva imediatamente à consecução do objetivo (2a).

Subcaso 3.1: Existe C em C tal que |A(X, VC)| > 2|X|.

Neste caso existe x em X tal que |A(x, VC)| > 2. Pela hipótese (*), C é um triângulo e |A(x, VC)| = 3. Por outro lado, como $|X| \ge 3$, tem-se $|A(VC, X-\{x\})| > 3$. Portanto existe c em C tal que $|A(c, X-\{x\})| \ge 2$, obtendo-se assim a configuração desejada.

Subcaso 3.2: $|A(X, VC)| \le 2|X|$ para cada C em C, mas existem x em X e C em C tais que |A(x, VC)| > 2.

Pela hipótese (*), |VC|=3. Como $|A(X,VC)| \ge (\delta G-1)\cdot |X| = 2(K-1)\cdot |X| \ge 2|C|\cdot |X|$ temos também que |A(X,VC)|=2|X|. Por outro lado, para qualquer D em $\mathbb C$, existe y em X tal que $|A(y,VD)| \ge 2$, donde, pela hipótese (*), $|VD| \le 4$. Logo $|X| = |VG| - 1 - |VC| \ge 4k - 1 - (4(k-2)+3) = 4$, e portanto

 $|A(X, VC)| \ge 8 e$

 $|A(VC, X-\{x\})| = |A(VC, X)| - |A(VC, x)| \ge 8 - 3 = 5$.

Logo existe c em C tal que $|A(c, X-\{x\})| \ge 2$, obtendo-se assim a configuração desejada.

Subcaso 3.3: Para cada x em X e cada C em C, |A(x, VC)| \(2 \).

Então, como no subcaso anterior, |A(X, D)| = 2|X| para cada D em \mathbb{C} e |A(X, D)| = 2 para cada x em X e cada D em \mathbb{C} .

Alternativa 3.3.1: Existem x_1 e x_2 em X e C em C tais que os vizinhos de x_1 e x_2 em C não são os mesmos.

Seja c_1 um vértice de C adjacente a x_1 mas não a x_2 . Defina c_2 analogamente trocando x_1 por x_2 . Pela hipótese (*), $|VC| \le 4$ e c_1 e c_2 são consecutivos em C. Como $|X| \ge 3$, podemos garantir que existem i e j distintos tais que

 $|A(x_1, VC-\{c_i\})| \ge 2$ e $|A(c_i, X-\{x_i\})| \ge 2$,

obtendo-se assim a configuração desejada.

<u>Alternativa 3.3.2</u>: Para todo par x_1 e x_2 em X e todo C em C, os vizinhos de x_1 e x_2 em C coincidem.

Seja K = {c \in VC : c é adjacente a X} . Seja v o vértice de H que não é folha. Se toda aresta de G tem uma ponta em K U {v} então conseguimos o objetivo (i): a transversal que associa valor 1/2 a cada vértice de K U {v} e valor O aos demais vértices tem tamanho (2k - 1) / 2 .

Suponha então que nem toda aresta de G tem ponta em $K \cup \{v\}$. Seja a uma tal aresta. Ambas as pontas de a estão em $V\mathbb{C}$. Seja c uma das pontas de a e seja G o elemento de G que contém G . Escolha G em G - G da seguinte maneira: se existe G em G - G tal que $|A(G, VD)| \ge 3$ então escolha este G ; senão seja G o circuito que passa pela outra ponta de a e observe que

 $|A(c, VC-VC)| \ge \delta G - 3 = 2k - 4 \ge 2|C-\{C\}|$,

donde |A(c, VD)| = 2. Em qualquer caso, existe aresta com pontas em c e VD, cuja ponta em VD não está em K. Agora é fácil ver que existe c' em VC, x em X, d em VD tais que

 $|A(x, VC-\{c'\})| \ge 2$, $|A(d, X-\{x\})| \ge 2$, $|A(c', VD-\{d\})| \ge 2$ obtendo-se assim a configuração desejada.

Caso 4: |VH| ≥ 4 e H tem duas arestas disjuntas nos vértices.

Sejam P e Q dois caminhos em H maximais em relação à seguinte propriedade: P e Q são disjuntos nos vértices e cada um deles usa uma das arestas mencionadas acima. Seja v um dos extremos de P. Um dos vizinhos de v está em P. Se v tiver outros vizinhos em H, eles estão todos em VQ. Neste caso v tem somente um vizinho em VQ, pois não existem circuitos em H. Por esse mesmo motivo podemos concluir que somente um dos extremos de P pode ter vizinhos em VQ, e conseqüentemente um dos extremos de P é uma folha em H. O mesmo raciocínio vale para os extremos de Q.

Seja v um dos extremos de P . Se v é folha de H temos $|A(v , VC)| \ge \delta G - 1 = 2k - 2$. Se v não é folha de H , v tem somente dois vizinhos em H , e portanto $|A(v , VC)| \ge \delta G - 2 = 2k - 3$. Sejam X e Y os conjuntos de vértices que são extremos de P e Q , respectivamente. Pelo observado acima temos que $|A(X , VC)| \ge 2k - 2 + 2k - 3$, o mesmo valendo para Y . Resulta então que

 $|A(X \cup Y, VC)| \ge 2(2k-2) + 2(2k-3) = 8k - 10 > 7(k-1)$.

Garante-se assim a existência de um circuito C de C tal que $|A(X \cup Y , VC)| \ge 8$. Observe que para concluir que 8k-10 > 7(k-1) precisamos de $k \ge 4$. Aqui a prova falharia se a hipótese do teorema permitisse k=3.

Com a configuração definida acima, pelo menos um dos vértices de X \cup Y tem duas ou mais arestas com pontas em C , o que garante, pela hipótese (*), que C é triângulo ou quadrado.

Agora não é dificil encontrar um conjunto Z de vértices consecutivos de VC tal que $|A(X , Z)| \ge 2$ e $|A(Y , VC-Z)| \ge 2$. Portanto existe um circuito C' com vértices em VP U Z , e um circuito C' com vértices em VQ U (VC - Z) . Trocando-se C por C' e C' em C , obtem-se uma nova coleção de circuitos que cumpre o objetivo (2a) do lema .

Com isto está terminada a prova do lema.

Complexidade computacional

Analogamente ao algoritmo do lema 2.1, as verificações iniciais (construção de H, determinação de circuitos, verificação da hipótese (*), decisão de qual dos casos se aplica) requerem tempo $O(n \cdot m)$.

O caso i equivale ao caso i do lema 2.1, e requer tempo O(m) . O caso 2 equivale ao caso 3 do lema 2.1, e requer tempo O(n) .

No caso 3 devemos verificar como estão distribuidas as arestas de A(VH , VC) . Possivelmente essa verificação também é feita para as arestas de A(VC , VC-VC) . Isso requer tempo O(m) . O restante das verificações requer tempo constante, resultando para este caso tempo O(m) .

O caso 4 começa com a construção de dois caminhos em H, o que requer tempo O(n). Em seguida é feita uma verificação de como se distribuem as arestas com uma ponta nos extremos dos caminhos e outra em VC, até encontrar-se o circuito C procurado, requerendo tempo O(n). Em tempo constante podemos fazer o restante da verificações, o que resulta para esta caso tempo O(n).

Conclui-se que cada chamada do algoritmo i requer tempo O(n·m) .

Agora considere um algoritmo, que chamaremos de algoritmo 2, que recebe G e $\mathbb C$ (que satisfazem as condições do enunciado do lema), e devolve uma coleção $\mathbb C'$, com $|\mathbb C|+1$ circuitos ou uma 2-tranversal de tamanho < k . O algoritmo 2 consiste essencialmente em chamadas consecutivas do algoritmo 1, cada chamada sendo alimentada pela coleção de circuitos $\mathbb C'$ fornecida pela chamada anterior, até atingir o objetivo (1) ou (2a). É necessário saber quantas vezes o algoritmo 1 pode ser usado sucessivamente sem que o objetivo (1) ou (2a) sejam atingidos. É isso que faremos a seguir.

O objetivo (2c) não pode ser atingido mais do que $|VH| < n \ vezes consecutivas sem que ocorra ou o objetivo (1) ou o (2a), pois todo grafo com o número de arestas 2 ao número de vértices tem um circuito. Obviamente o objetivo (2b) não pode ser atingido mais do que <math display="inline">n \ vezes$ sem que se ocorra ou o objetivo (1) ou o (2a). Combinando-se então as possibilidades acima, concluimos que após $O(n^2)$ chamadas do algoritmo 1 o objetivo (1) ou o (2a) é atingido pelo algoritmo 2. Resulta que cada chamada do algoritmo 2 requer tempo $O(n^3 \cdot m)$.

Um algoritmo que receba como entrada G e k e, usando o algoritmo 2, devolve uma coleção de k circuitos disjuntos ou uma 2-transversal de tamanho < k precisa usar o algoritmo 2 no máximo k vezes. Como k < n , obtemos uma delimitação superior total de $O(n^{\ell_1} \cdot m)$.

Podemos, entretanto, melhorar o tempo estimado do algoritmo 2. Observe que, após |VH| 2 4 , saídas do tipo (2b) só são fornecidas via verificações iniciais. Nelas é verificado se algum circuito de C tem corda e são verificadas as condições da hipótese (*). No caso de algum circuito ter corda, é fácil ver que |AH| + |VH| < |AH'| + |VH'| . Observe que a hipótese (*) só é aplicada no decorrer da prova a vértices de H que têm grau menor que 3. Se o algoritmo 2 se limitar a verificar a hipótese (*) a esses vértices de H , temos que cada vez que o objetivo (2b) é atingido via verificação da hipótese (*) |AH| + |VH| ≤ |AH'| + |VH'| . É óbvio que quando se atinge o objetivo (2c) temos também |AH| + |VH| < |AH'| + |VH'| . Resumindo: um algoritmo com essa otimização ou fornece saídas do tipo (1) ou (2a), ou saidas do tipo (2b) e (2c) com $|AH| + |VH| \le |AH'| + |VH'|$. Essa desigualdade só pode não ser estrita quando |VH| < |VH'| , o que não pode ocorrer mais do que n vezes. Portanto, no máximo em 2n + 1 (O(n)) chamadas do algoritmo 1, o algoritmo 2 nos fornece uma saída do tipo (1) ou (2a). Com isso se melhora o tempo total para $O(n^5 \cdot m)$.

Apêndice

Nesta parte do trabalho estão as demonstrações de algumas proposições citadas no decorrer da dissertação. A proposição A.1 é baseada em resultados apresentados por Lovász em "Combinatorial problems and exercises" [Lo79], principalmente nos exercícios 10.16, 10.17 e 10.18. Em geral sabemos que qualquer grafo G não tem mais do que τG circuitos disjuntos, onde τG é a cardinalidade mínima de uma transversal de circuitos. Na proposição A.1 se prova que todo grafo G tem uma coleção com pelo menos $\lceil \tau G/(3+2\log_2(\tau G)) \rceil$ circuitos disjuntos. Esse resultado é de certa forma semelhante ao de Erdős e Pósa, citado no capítulo 1, que estabelece que uma condição suficiente para um grafo G ter k circuitos disjuntos é $\tau G \ge c k \log(k)$. A demonstração da proposição é essencialmente um algoritmo que a cada iteração seleciona o menor circuito disponível. Já mencionamos esse algoritmo no capítulo 1.

A proposição A.2 constrói para cada natural $\,q\,$ um grafo $\,G\,$ tal que $\,\tau_q G\, \geq \, 2$, mas $\,G\,$ não tem dois circuitos disjuntos. A proposição A.3 apresenta um grafo que não tem 3 circuitos disjuntos mas satisfaz $\tau_q\, \geq \, 3$, qualquer que seja o valor de $\,q\,$.

A proposição A.4 estabelece que o PCODV é NP-Completo. A demonstração da proposição é basicamente a mesma usada por Garey e Johnson em "Computers and Intractability" [GJ79, teorema 3.7, pág. 68].

A proposição A.5 mostra que o PCODV e o PCODA, são problemas mutuamente redutíveis em tempo polinomial, provando indiretamente que o PCODA é NP-Completo. As idéias dessa demonstração foram extraídas de [PR78], onde é feita uma demonstração análoga.

Erdős e Pósa provaram [EP62] que para qualquer inteiro $k \ge 1$ todo grafo G com $\gamma G \ge 3$, $|VG| \ge 24k$ e $|AG| \ge (2k-1)\cdot|VG| - 2k^2 + k + 1$, tem k circuitos disjuntos. Erdős indaga [Er71] sobre uma possível expressão para |AG| sem a restrição ao número de vértices. A proposição A.6 responde de forma satisfatória a esse comentário, obtendo-se $|AG| \ge (2k-1)\cdot|VG| - 3(k^2+k)/2 + 4$ e $|VG| \ge 3k$. A prova da proposição depende do teorema 2.1 e de um teorema de Lovász já citado [Lo65]. Dirac e Justesen [Di76] têm um resultado ainda melhor: $|AG| \ge \max \{(3k-1)\cdot(3k-2)/2 + |VG| - 3k + 3$, $(2k-1)\cdot|VG| - 2k^2 + k + 1\}$, para $3k \le |VG| < 24k$.

A proposição A.7 é usada na base da indução da proposição A.6. O resultado é mencionado por Erdös e Pósa em [EP62] como um trabalho não publicado de Dirac.

<u>Proposição A.1</u>: Em todo grafo G tal que $\tau G \ge 1$ existem pelo menos $\lceil \tau G/(3+2\log_P(\tau G)) \rceil$ circuitos disjuntos.

<u>Prova</u>: Vamos fazer a prova por indução em τG . Se $\tau G \le 9$ a proposição é trivialmente válida, pois $\lceil 9/(3+2\log_2(9)) \rceil = 1$.

Supondo $\tau G > 9$, devemos inicialmente obter a partir de G um grafo G_a . Começamos com G_a = G, e repetimos as operações (i) e (ii) abaixo até que $\delta G_a \ge 3$ ou até γG_a = 2.

(i) Se Ga tem um vértice v com grau ≤ 1, então faça

 $G_a = G_a - \{v\}$;

(ii) Se G_a tem um vértice v de grau 2, então sejam v_1 e v_2 os vizinhos de v. Faça G_a = G_a - $\{v\}$ e acrescente em AG_a uma aresta ligando v_1 a v_2 .

Com essas operações é fácil ver que $\tau G_a = \tau G$ e a toda coleção de circuitos disjuntos em G corresponde uma coleção de circuitos disjuntos em G_a , e vice-versa. Resta pois provar que existem pelo menos $\lceil \tau G_a/(3+2\log_2(\tau G_a)) \rceil$ circuitos disjuntos em G_a .

Seja C um circuito de G_a de comprimento mínimo. Se $\delta G_a \geq 3$ então iremos usar usar aqui o seguinte resultado que se encontra no livro de Lovász [Lo79, exercício 10.16]: em todo grafo G com $\delta G \geq 3$,

TG
$$\geq 3/8 \cdot 2^{\gamma G/2}$$
.

Dessa expressão podemos deduzir que

$$\gamma G_a \leq 3 + 2\log_2(\tau G_a)$$
.

Se $\delta G_a < 3$ então $\gamma G_a = 2$ e também vale a desigualdade acima.

Seja G' = Ga - VC . Claramente

$$\tau G_a \leq \tau G' + \gamma G_a$$
,

e portanto

$$\tau G' \geq \tau G_a - (3+2\log_2(\tau G_a))$$
.

Como $\tau G_a > 9$ temos $\tau G' \ge 1$. Por outro lado $\tau G' < \tau G_a$ e podemos aplicar a hipótese de indução e considerar que em G' temos uma coleção de $\lceil \tau G'/(3+2\log_2(\tau G')) \rceil$ circuitos disjuntos. A essa coleção podemos acrescentar o circuito C e obter em G_a uma coleção com $\lceil \tau G'/(3+2\log_2(\tau G')) \rceil$ + 1 circuitos. Como

$$\lceil \tau G'/(3+2\log_2(\tau G')) \rceil + 1 \ge \lceil \tau G'/(3+2\log_2(\tau G_a)) \rceil + 1$$

$$= \lceil (\tau G'+3+2\log_2(\tau G_a))/(3+2\log_2(\tau G_a)) \rceil$$

$$\ge \lceil \tau G_a/(3+2\log_2(\tau G_a)) \rceil$$

a proposição está provada.

<u>Proposição A.2</u>: Para todo inteiro positivo q existe um grafo G que não possui dois circuitos disjuntos mas satisfaz $\tau_{G}G \ge 2$.

Prova: Seja R uma roda com 4q+1 vértices. Vamos mostrar que R satisfaz o requerido pela proposição. É fácil ver que R não tem dois circuitos disjuntos. Seja q um inteiro positivo qualquer. Seja v_1 o centro da roda e v_2 , v_3 , ..., v_n os demais vértices de R, tais que v_i é adjacente a v_{i+1} , $2 \le i \le n-1$, e v_n é adjacente a v_2 . Seja t uma q-transversal qualquer de R. Sejam t_1 , t_2 , ..., t_n os valores da transversal nos vértices v_1 , v_2 ..., v_n , respectivamente. Como R - v_1 é um circuito, temos que $t_2 + t_3 + ... + t_n \ge 1$. Se $t_1 = 1$, temos

$$t_1 + t_2 + t_3 + ... + t_n \ge 2$$
,

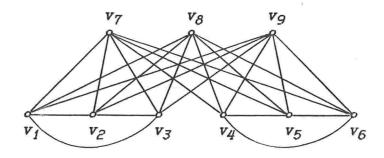
e nada mais há a provar. Vamos supor então que $t_1 < i$. Como v_1 unido com dois vértices adjacentes de R - $\{v_i\}$ forma um circuito, temos $t_1 + t_n + t_2 \ge i$ e $t_1 + t_1 + t_{i+1} \ge i$ para todo i entre 2 e n-i. Portanto

Como por hipótese $t_1 < 1$, temos $1 - t_1 \ge 1/q$ e portanto

$$t_2 + t_3 + ... + t_n \ge 2$$
,

o que encerra a demonstração.

Proposição A.3: Seja G o grafo definido pelo seguinte diagrama:



G não tem 3 circuitos disjuntos mas $\tau_q G \geq 3$ para todo inteiro positivo q ,

Prova: É fácil ver que G não tem 3 circuitos disjuntos. Vamos mostrar que $\tau_{\alpha}G$ \geq 3 qualquer que seja q .

Seja t uma q-transversal qualquer de G. Sejam t1, t2, ..., tq, os valores da transversal nos vértices v1, v2, ..., v9, respectivamente. Sem perda de generalidade vamos supor

$$t_7 \le t_8$$
, $t_7 \le t_9$ e $t_1 + t_2 + t_3 \le t_4 + t_5 + t_6$.

Como v₇ e mais dois vértices quaisquer em {v₁,v₂,v₃} definem um circuito, teremos:

$$t_1 + t_2 + t_7 \ge 1$$
, $t_1 + t_3 + t_7 \ge 1$, $t_2 + t_3 + t_7 \ge 1$
e portanto

$$2(t_1+t_2+t_3) + 3t_7 \ge 3$$
.

Mas

$$(t_1+t_2+t_3) + (t_4+t_5+t_6) + t_7 + t_8 + t_9$$

 $\geq 2(t_1+t_2+t_3) + 3t_7 \geq 3$.

Portanto, toda q-transversal tem tamanho ≥ 3.

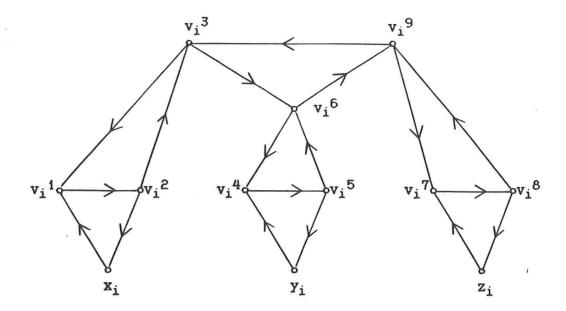
Proposição A.4: O PCODV - problema de encontrar uma coleção de circuitos orientados disjuntos nos vértices - é MP-Completo.

Prova: O PCODV certamente está em MP: em tempo limitado por um polinomio que é função dos dados de entrada, podemos verificar se qualquer coleção dada é constituida de k circuitos disjuntos. Resta mostrar que um problema NP-Completo é redutivel ao PCODV.

Iremos transformar o seguinte problema, que é sabidamente NP-Completo [GJ79, problema SP2], no PCODV:

Dado um conjunto finito X , com |X| = 3q , e uma coleção 💋 de subconjuntos de 3 elementos de X, deseja-se saber se ይ contem uma subcoleção 🕉 tal que todo elemento de X ocorre em exatamente um elemento de B.

Dados X e S podemos construir um grafo G definido pelas regras: cada elemento de X é um vértice em VG ; além disso, para cada {x_i, y_i, z_i} em ዄ, G tem 9 novos vértices e 18 novas arestas, conforme diagrama abaixo:



Não há ligação entre os subgrafos correspondentes a diferentes elementos de **S**, a não ser através de X. Observe que

$$|VG| = |X| + 9|S| = 3q + 9|S| = 3(q+3|S|).$$

Seja $k = q + 3|\mathbf{S}|$. Queremos mostrar que existe uma coleção \mathbf{S}' conforme descrito no problema acima se e só se o PCODV com entrada G e k tiver uma solução positiva.

Se $\mathfrak B$ contem a tal coleção $\mathfrak B$ ' = $\{S_1,\ S_2,\ \dots\ ,\ S_q\}$, então podemos definir em G uma coleção de circuitos $\mathbb C$, de acordo com

(a) para cada $S_i = \{x_i, y_i, z_i\}$ em \mathfrak{B}' faça corresponder os 4 circuitos orientados definidos por

$$(x_i, v_i^1, v_i^2), (y_i, v_i^4, v_i^5),$$

 $(z_i, v_i^7, v_i^8) \in (v_i^3, v_i^6, v_i^9).$

(b) para cada $S_i = \{x_i, y_i, z_i\}$ em $\mathfrak{B} - \mathfrak{B}'$ faça corresponder os 3 circuitos definidos por

$$(v_{1}^{1}, v_{1}^{2}, v_{1}^{3}), (v_{1}^{4}, v_{1}^{5}, v_{1}^{6}) \in (v_{1}^{7}, v_{1}^{8}, v_{1}^{9}).$$

 \mathbb{C} é uma coleção de circuitos disjuntos de cardinalidade $4q + 3(|\mathfrak{D}|-q) = k$, conforme requerido.

Reciprocamente, seja $\mathbb C$ uma coleção de circuitos disjuntos de cardinalidade k. Como |VG|=3k e G não tem arestas múltiplas, cada circuito de $\mathbb C$ tem tamanho 3 e todos os vértices de G estão em $V\mathbb C$. Vamos definir $\mathfrak B'$ como a coleção dos conjuntos $S_i=\{x_i,\ y_i,\ z_i\}\in \mathfrak B$ tais que $(x_i,\ v_i^1,\ v_i^2)$ seja um conjunto de vértices de algum circuito de $\mathbb C$. Como $V\mathbb C=VG$, é claro que $U\mathfrak B'=X$. Resta mostrar que cada elemento de X está no máximo em um conjunto de $\mathfrak B'$. Note que a construção de G nos permite afirmar que $(x_i,\ v_i^1,\ v_i^2)$ é um conjunto de vértices de algum circuito de $\mathbb C$ se

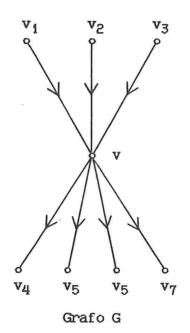
e somente se (y_i, v_i^4, v_i^5) , (z_i, v_i^7, v_i^8) e (v_i^3, v_i^6, v_i^9) também são conjuntos de vértices de circuitos de $\mathbb C$. Com isso é fácil ver que se um elemento de $\mathbb X$ aparece em mais de um conjunto de $\mathfrak B'$, existem dois circuitos distintos em $\mathbb C$ que têm um vértice em comum. Como isso não acontece, $\mathfrak B'$ satisfaz o requerido pelo problema.

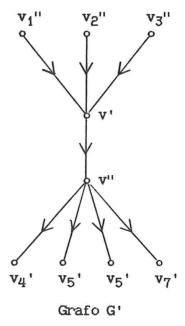
Para terminar a demonstração é necessário observar que o grafo G é construído facilmente em tempo limitado por um polinômio em | S | + | X | .

<u>Proposição A.5</u>: O PCODV é redutível em tempo polinomial ao PCODA, e vice-versa.

 $\overline{\text{Prova}}$: Suponha que se tenha um algoritmo para resolver o PCODA . Seja $\overline{\text{G}}$ um grafo no qual se deseja resolver o PCODV . Construa um grafo $\overline{\text{G}}$ conforme as seguintes regras:

- (a) para cada v em VG faça corresponder em VG' dois vértices distintos v' e v'' com uma aresta em AG' saindo de v' e entrando em v'';
- (b) a cada aresta a do grafo G , com a saindo de um vértice v e entrando em um vértice w , faça corresponder uma aresta a' em A(G') , com a' saindo de v'' e entrando em w' .





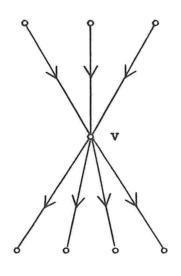
A cada circuito de $\, G \,$ corresponde naturalmente um único circuito em $\, G' \,$ e $\,$ vice-versa. Observe que:

- (i) se dois circuitos são disjuntos nos vértices em G, então os circuitos correspondentes em G' são disjuntos nas arestas;
- (ii) se dois circuitos são disjuntos nas arestas em G', então os circuitos correspondentes em G são disjuntos nos vértices.

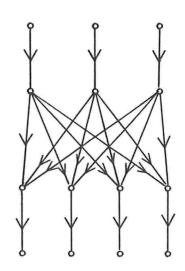
Conclui-se que para resolver o PCODV sobre G basta resolver o PCODA em G'.

Suponha agora que temos um algoritmo que resolva o PCODV. Seja G um grafo para o qual se deseja resolver o PCODA. Construa um grafo G' conforme as seguintes regras:

- (a) para cada v em V_G faça corresponder r + s vértices distintos em $V_{G'}$, onde r é o número de arestas entrando em v e s o número de arestas saindo. Faça esses r + s vértices formarem em G' um subgrafo bipartido completo, com r vértices em um dos lados e s vértices no outro. Nesse subgrafo de G' todas as arestas são dirigidas dos r vértices aos s vértices;
- (b) para as r arestas que entram em v, devem corresponder r arestas em AG', cada uma entrando em um dos r vértices construidos em (a). Para cada uma das s arestas saindo de v, devem corresponder s arestas em AG', cada uma delas saindo de um dos s vértices construidos em (a).







Grafo G'

Verifique que:

- (i) a cada circuito de G corresponde um único circuito de G',
- (ii) a cada circuito de $\,G'\,$ corresponde pelo menos um circuito de $\,G\,$,
- (iii) se dois circuitos são disjuntos nas arestas em G, então os circuitos correspondentes em G' são disjuntos nos vértices,
- (iv) se dois circuitos são disjuntos nos vértices em G', então os circuitos correspondentes em G são disjuntos nas arestas.

Conclui-se que para resolver o PCODA em ${\tt G}$ basta resolver o PCODV em ${\tt G'}$.

É necessário observar ainda que nos dois casos o grafo G' pode ser construído em tempo polinomial a partir do grafo G .

<u>Proposição A.6</u>: Para qualquer inteiro $k \ge 1$, todo grafo G tal que $\gamma G \ge 3$, $|VG| \ge 3k$ e $|AG| \ge (2k-1)\cdot|VG| - 3k\cdot(k+1)/2 + 4$ tem k circuitos disjuntos.

<u>Prova</u>: Vamos fazer a prova por indução em k. Para k = 1 a proposição é facilmente verificável. Para k = 2 temos que |AG| \geq 3|VG| - 5, e portanto a proposição A.7 abaixo nos garante a existência de dois circuitos disjuntos em G.

Vamos então verificar a proposição para k≥3.

Caso 1: δG ≥ 2k .

Podemos então usar o teorema 2.1 que garante que G tem k circuitos disjuntos.

<u>Caso 2</u>: Existe v em VG tal que $g_G(v) < 2k$. Ademais existe em G um triângulo C tal que $v \in VC$.

Então no máximo 2k-3 vértices de VG-VC podem ser adjacentes simultaneamente aos 3 vértices de C, pois v é adjacente a no máximo 2k-3 vértices fora de VC. Os demais vértices de G podem ser adjacentes a no máximo dois vértices de G. Resulta que

 $|A(VC, VG-VC)| \le 3(2k-3) + 2(|VG|-2k) \le 2(|VG|+k) - 9$.

Seja G' = G - VC. Como $AG' = AG - (AC \cup A(VC, VG-VC))$ e $VG = VG' \cup VC$, temos

$$|AG'| \geq |AG| - (3 + 2(|VG|+k) - 9)$$

$$\geq (2k-1) \cdot |VG| - 3k \cdot (k+1)/2 + 4 - (2(|VG|+k) - 6)$$

$$= (2(k-1)-1) \cdot (|VG'|+3) - 3k \cdot (k+1)/2 - 2k + 10$$

$$= (2(k-1)-1) \cdot |VG'| - 3k \cdot (k+1)/2 + 4k + 1$$

$$= (2(k-1)-1) \cdot |VG'| - 3(k-1) \cdot k/2 - 3k + 4k + 1$$

$$\geq (2(k-1)-1) \cdot |VG'| - 3(k-1) \cdot k/2 + 4$$

e portanto, pela hipótese de indução, G' tem k-1 circuitos disjuntos. Acrescentando-se a essa coleção o circuito C, obtem-se uma coleção de k circuitos disjuntos em G.

<u>Caso 3</u>: Existe v em VG tal que $g_G(v) < 2k$, porém não existe em G um triângulo C tal que $v \in VG$.

Portanto todos os vizinhos de v são não adjacentes. Neste caso, conforme demonstrado mais abaixo, podemos garantir que |VG| > 3k.

Sejam v_1 , v_2 , ... , v_r os vizinhos de v em G. Seja G' o grafo $G - \{v\}$, onde se acrescentam arestas ligando v_1 a todos os vértices de $\{v_2, v_3, \ldots, v_r\}$. Pela observação inicial temos que não existem arestas múltiplas em G', garantindo $\gamma G' \geq 3$. Note que |VG| = |VG'| + 1 e |AG| = |AG'| + 1. Então

$$|AG'| \ge (2k-1) \cdot |VG| - 3k \cdot (k+1)/2 + 4 - 1$$
,
= $(2k-1) \cdot |VG'| - 3k \cdot (k+1)/2 + 3 + 2k - 1$
 $\ge (2k-1) \cdot |VG'| - 3k \cdot (k+1)/2 + 4$.

A todo circuito C' em G' corresponde um circuito C em G , tal que VC' \subseteq VC e portanto a uma coleção de circuitos disjuntos em G' corresponde uma coleção de circuitos disjuntos em G . Com isso podemos voltar a fazer as verificações sugeridas pela proposição, mas agora com G = G' . Após um número limitado de ocorrências sucessivas deste caso vamos obter o caso 1 ou 2 e portanto o fim da prova.

Resta mostrar que em um grafo com

$$|VG| = 3k$$
 e $|AG| \ge (2k-1)\cdot|VG| - 3k\cdot(k+1)/2 + 4$,

para todo $\,v\,$ em $\,$ VG $\,$ tal que $\,g_{G}(v)\,$ < 2k $\,$ existe um triângulo que passa por $\,v\,$.

Seja X o conjunto de vértices de G adjacentes a v . Seja Y = VG - (X U $\{v\}$), x = |X| e y = |Y|. Vamos mostrar que $|A(X , X)| \ge 1$ e que portanto existe um triângulo que usa v . Como |AG| = |A(v , X)| + |A(X , X)| + |A(X , Y)| + |A(Y , Y)| e |AG| \ge $(2k-1)\cdot|VG|$ - $3k\cdot(k+1)/2$ + 4 = $9k\cdot(k-1)/2$ + 4 temos que

$$x + |A(X, X)| + x \cdot y + y \cdot (y-1)/2 \ge 9k \cdot (k-1)/2 + 4$$
.

Substituindo x = 3k - y - 1 obtemos

$$|A(X, X)| \ge y^2/2 - (3k-5/2)\cdot y + 9k\cdot (k-1)/2 - 3k + 5$$
.

O valor mínimo na expressão à direita da desigualdade acima ocorre quando y = 3k - 5/2. Como y é inteiro, devemos ter o mínimo em y = 3k - 2 ou y = 3k - 3. Porém em ambos os casos teremos que $|A(X, X)| \ge 2$, o que encerra a demonstração.

Para completar a prova da proposição A.6 é preciso mostrar o seguinte:

<u>Proposição A.7</u>: Todo grafo G tal que $\gamma G \ge 3$, $|VG| \ge 6$ e $|AG| \ge 3|VG| - 5$ tem 2 circuitos disjuntos.

Prova: A prova será feita por indução em |VG| .

Para |VG|=6, temos $|AG|\geq 13$. Como $g_G(v)\leq 5$ para todo v em VG, é fácil ver que $\delta G\geq 3$. Usando então a caracterização de grafos que não têm dois circuitos disjuntos, apresentada no capítulo 1, podemos concluir (pelo número de arestas de G), que G tem dois circuitos disjuntos.

Vamos supor agora que |VG| > 6.

Caso 1: $g_G(v) \ge 3$ para todo v em VG.

Novamente podemos usar a caracterização do capítulo i para concluir que em G existem dois circuitos disjuntos. Caso 2: $g_G(v) < 3$ para algum v em VG.

Subcaso 2.1: $g_G(v) = 2$ e os vizinhos de v são adjacentes. Seja C o triângulo de G que passa por v . Seja G' = G - VC . Note que

 $|AG'| \ge |AG| - 3 - 2|VG-VC| \ge 3|VG| - 5 - 3 - 2(|VG|-3)$ = |VG| - 2 = |VG'| + 1,

e portanto $\,G'\,$ tem um circuito, que acrescentado a $\,C\,$ nos fornece dois circuitos disjuntos em $\,G\,$.

 $\frac{Subcaso\ 2.2:}{Seja}\ G'\ =\ G\ -\ \{v\}\ .\ Se\ g_G(v)\ =\ 2\ ,\ acrescente\ a\ AG'\ uma\ aresta\ ligando\ os\ vizinhos\ de\ v\ .\ Em\ qualquer\ caso\ temos\ que$

 $|AG'| \ge |AG| - 1 \ge 3|VG| - 5 - 1 \ge 3(|VG'|+1) - 6 \ge 3|VG'| - 5$

e portanto, por hipótese de indução, G' tem dois circuitos disjuntos. A esses circuitos correspondem naturalmente dois circuitos disjuntos em G.

Bibliografia

- [Bo78] B. Bollobás Extremal graph theory Academic Press, New York/London (1978)
- [BT81] Jean Claude Bermond e C. Thomassen Cycles in digraphs - a survey Journal of Graph Theory, 5, 1 - 43 (1981)
- [CH63] K. Corrádi e A. Hajnal On the maximal number of independent circuits in a graph Acta Math. Acad. Sci. Hung., 14, 423 - 439 (1963)
- [DE63] G. Dirac e P. Erdös On the maximal number of independents circuits in a graph Acta Math. Acad. Sci. Hungar., 14, 79 - 94 (1963)
- [Di63] G. Dirac Some results concerning the structure of graphs Canad. Math. Bull., 6, 183 - 210 (1963)
- [Di76] G. Dirac Structural properties and circuits in graphs Proc. Fifth British Combinatorial Conf. (Nash-Williams, C. St. J. A. e J. Sheehan, eds) Utilitas Math. Winnipeg, 135-140 (1976)
- [EG59] P. Erdös e T. Gallai On maximal paths and circuits of graphs Acta Math. Acad. Sci. Hungar., 10, 337 - 356 (1959)
- [EP62] P. Erdös e L. Pósa
 On the maximal number of disjoint circuits of a graph
 Publ. Math. Debrecen, 9, 3 12 (1962)
- [EP65] P. Erdös e L. Pósa
 On independent circuits contained in a graph
 Canad. J. Math, 17, 347 352 (1965)
- [Er71] P. Erdös Some unsolved problems in graph theory and combinatorial analisys Combinatorial Mathematics and Its Applications (Proc. Conf. Oxford, 1969) Academic Press, London e New York, 97 - 109 (1971)
- [FH80] S. Fortune, John H. e J. Wyllie
 The directed subgraph homeomorphism problem
 Theoretical Computer Science, 10, 111 121 (1980)

- [GJ79] M. R. Garey, D. S. Johnson Computers and Intractability: A Guide to the Theory of NP-Completeness W. H. Freeman & Co., New York (1979)
- [Jo87] D. S. Johnson
 The NP-Completeness Column: an ongoing guide
 Journal of Algorithms 8, 285 303 (1987)
- [Ka75] R. M. Karp On the complexity of combinatorial problems Networks 5, 45 - 68 (1975)
- [Lo65] L. Lovász Graphs which do not contain two independent circuits Mat. Lapok, 16, 289-299 (1965)
- [Lo79] L. Lovász Combinatorial problems and exercises North-Holland Publishing Company (1979)
- [LY78] C. L. Lucchesi e D. H. Younger A minimax theorem for directed graphs J. London Math. Soc. 17, 369-374 (1978)
- [Mo64] J. W. Moon On edge-disjoint cycles in a graph Canad. Math. Bull., 519 - 523 (1964)
- [PR78] A. S. La Paugh e R. L. Rivest
 The subgraph homeomorphism problem
 Proc. of the tenth annual ACM on Theory of Comp., 40 50,
 (1978)
- [Ro86] N. Robertson Carta pessoal
- [RS83] N. Robertson e P. D. Seymour Graph Minors I: Excluding a forest Journal of Combinatorial Theory, série B 35, 39 - 61 (1983)
- [RS83] N. Robertson e P. D. Seymour Graph Minors II: Algorithmic aspects of tree-width Journal of Algorithms 7, 309 - 322 (1986)
- [RS84] N. Robertson e P. D. Seymour Graph Minors III: Planar tree-width Journal of Combinatorial Theory, série B 36, 49 - 64 (1984)
- [RS85] N. Robertson e P. D. Seymour
 Disjoint paths a survey
 Siam J. Alg. Disc. Math., 2, 300 305, (1985)

[RS85a]N. Robertson e P. D. Seymour

Graph Minors : a survey

em

Surveys in Combinatorics (I. Anderson ed.)

London Math. Soc. Lectures Notes 103, 154 - 171 (1985)

[RS87] N. Robertson e P. D. Seymour

Graph Minors V : Excluding a planar graph
Graph Minors VI : Disjoint paths across a disc
Graph Minors VII : Disjoint paths on a surface

Graph Minors VIII : A Kuratowski theorem for general surfaces

Graph Minors X : Obstrucions to tree-decompositions

Graph Minors XII : Excluding a non-planar graph Graph Minors XIII : The disjoint paths problem

Graph Minors XIV : Taming a vortex
Graph Minors XV : Surface hypergraphs
Graph Minors XVI : Wagner's conjecture

em preparação.

[Sh80] Y. Shiloach

A polinomial solution to the undirected two paths problem Journal of ACM, 27, 3, 445 - 456 (1980)

[Se80] P. D. Seymour

Disjoint paths in graphs
Discrete Mathematics, 29, 293 - 309 (1980)

[Si67] M. Simonovits

A new proof and generalizations of a theorem of Erdös and Pósa on graphs without k+1 independents circuits

Acta Math. Acad. Scient. Hung., 18, 191 - 206 (1967)

[Sz87] J. L. Szwarcfiter

On minimum cuts of cycles by vertices and vertex disjoints cycles NCE 0287, Núcleo de Comp. Eletrônica Univ. Fed. do Rio de Janeiro, April 1987

[Th83] C. Thomassen

Disjoints cycles in digraphs Combinatorica 3 (3 - 4), 393 - 396 (1983)

[TH83a]C. Thomassen

Girth in graphs

Journal of Combinatorial Theory, série B 35, 129 - 141 (1983)

[Th85] C. Thomassen

Even Cycles in directed graphs

European J. Combinatorics, 6, 85 - 89 (1985)